

Document made available under the Patent Cooperation Treaty (PCT)

International application number: PCT/JP05/006204

International filing date: 24 March 2005 (24.03.2005)

Document type: Certified copy of priority document

Document details: Country/Office: JP
Number: 2004-089982
Filing date: 25 March 2004 (25.03.2004)

Date of receipt at the International Bureau: 14 April 2005 (14.04.2005)

Remark: Priority document submitted or transmitted to the International Bureau in compliance with Rule 17.1(a) or (b)



World Intellectual Property Organization (WIPO) - Geneva, Switzerland
Organisation Mondiale de la Propriété Intellectuelle (OMPI) - Genève, Suisse

Noted 280000

PCT/JP 2005/006204

24.3.2005

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 4 年 3 月 2 5 日
Date of Application:

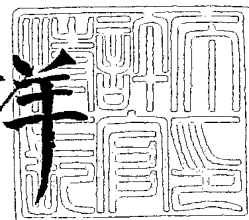
出 願 番 号 特 願 2 0 0 4 - 0 8 9 9 8 2
Application Number:
[ST. 10/C]: [J P 2 0 0 4 - 0 8 9 9 8 2]

出 願 人 ソニー株式会社
Applicant(s):

2 0 0 4 年 1 2 月 9 日

特許庁長官
Commissioner,
Japan Patent Office

小 川 洋



出証番号 出証特 2 0 0 4 - 3 1 1 2 7 7 0

【書類名】 特許願
【整理番号】 0390850403
【提出日】 平成16年 3月25日
【あて先】 特許庁長官殿
【国際特許分類】 G06F 13/00
【発明者】
 【住所又は居所】 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社内
 【氏名】 近藤 哲二郎
【発明者】
 【住所又は居所】 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社内
 【氏名】 和田 成司
【発明者】
 【住所又は居所】 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社内
 【氏名】 中屋 秀雄
【発明者】
 【住所又は居所】 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社内
 【氏名】 多胡 隆司
【特許出願人】
 【識別番号】 000002185
 【氏名又は名称】 ソニー株式会社
【代理人】
 【識別番号】 100090376
 【弁理士】
 【氏名又は名称】 山口 邦夫
 【電話番号】 03-3291-6251
【選任した代理人】
 【識別番号】 100095496
 【弁理士】
 【氏名又は名称】 佐々木 榮二
 【電話番号】 03-3291-6251
【手数料の表示】
 【予納台帳番号】 007548
 【納付金額】 21,000円
【提出物件の目録】
 【物件名】 特許請求の範囲 1
 【物件名】 明細書 1
 【物件名】 図面 1
 【物件名】 要約書 1
 【包括委任状番号】 9709004

【書類名】 特許請求の範囲**【請求項 1】**

情報信号を処理するための複数の機能ブロックと、
上記複数の機能ブロックの動作を制御する制御ブロックとを備え、
上記制御ブロックは、上記複数の機能ブロックに共通コマンドを送り、
上記複数の機能ブロックのそれぞれは、上記制御ブロックから送られてくる上記共通コマンドに応じて適応的に動作する
ことを特徴とする情報信号処理装置。

【請求項 2】

上記機能ブロックは、上記共通コマンドにより、信号経路または信号処理を変化させる
ことを特徴とする請求項 1 に記載の情報信号処理装置。

【請求項 3】

上記制御ブロックは、
上記共通コマンドを取得するコマンド取得手段を有する
ことを特徴とする請求項 1 に記載の情報信号処理装置。

【請求項 4】

上記コマンド取得手段は、
上記複数の機能ブロックから上記共通コマンドを取得する
ことを特徴とする請求項 3 に記載の情報信号処理装置。

【請求項 5】

上記コマンド取得手段は、
装置の外部から上記共通コマンドを取得する
ことを特徴とする請求項 3 に記載の情報信号処理装置。

【請求項 6】

上記制御ブロックは、
ユーザの操作に対応した第 1 の共通コマンドを有し、
上記第 1 の共通コマンドに対応した上記ユーザの操作があるとき、該第 1 の共通コマンドを上記複数の機能ブロックに送る
ことを特徴とする請求項 1 に記載の情報信号処理装置。

【請求項 7】

上記制御ブロックは、
ユーザの操作に対応していない第 2 の共通コマンドを有し、
ユーザの操作に関連させることなく、上記第 2 の共通コマンドを上記複数の機能ブロックに送る
ことを特徴とする請求項 1 に記載の情報信号処理装置。

【請求項 8】

上記制御ブロックは、
所定時間おきのタイミングで、上記複数の機能ブロックに、全部の種類または一部の種類の共通コマンドの最新の値を送る
ことを特徴とする請求項 1 に記載の情報信号処理装置。

【請求項 9】

上記機能ブロックは、
制御部および該制御部によって制御される機能部を備え、
上記制御部は、
自己の機能ブロックに係る共通コマンドと上記機能部を制御するための機能ブロック内コマンドとの対応関係を記憶する記憶手段と、
上記制御ブロックから送られてくる共通コマンドを受信する受信手段と、
上記受信手段で受信された共通コマンドが自己の機能ブロックに係る共通コマンドであるとき、該共通コマンドを、上記記憶手段に記憶されている上記対応関係に基づいて、上記機能ブロック内コマンドに変換する変換手段とを有する

ことを特徴とする請求項 1 に記載の情報信号処理装置。

【請求項 1 0】

上記制御ブロックと上記複数の機能ブロックとは、制御バスを介して接続されることを特徴とする請求項 1 に記載の情報信号処理装置。

【請求項 1 1】

上記複数の機能ブロックはそれぞれ基板であり、
該複数の機能ブロックの一部または全部はそれぞれ筐体に設けられたスロットに挿入されることで上記制御バスに接続される
ことを特徴とする請求項 1 0 に記載の情報信号処理装置。

【請求項 1 2】

情報信号を処理するための複数の機能ブロックのそれぞれに、制御ブロックから共通コマンドを送り、
該複数の機能ブロックを、上記制御ブロックから送られてくる共通コマンドに応じて、適応的に動作させる
ことを特徴とする機能ブロック制御方法。

【請求項 1 3】

制御部および該制御部によって制御される機能部を備え、
上記制御部は、
自己の機能ブロックに係る共通コマンドと上記機能部を制御するための機能ブロック内コマンドとの対応関係を記憶する記憶手段と、
制御ブロックから送られてくる共通コマンドを受信する受信手段と、
上記受信手段で受信された共通コマンドが自己の機能ブロックに係る共通コマンドであるとき、該共通コマンドを、上記記憶手段に記憶されている上記対応関係に基づいて、上記機能ブロック内コマンドに変換する変換手段とを有する
ことを特徴とする機能ブロック。

【書類名】 明細書

【発明の名称】 情報信号処理装置、機能ブロック制御方法および機能ブロック

【技術分野】

【0001】

この発明は、例えば複数の機能ブロックを用いて画像信号を処理する画像信号処理装置等に適用して好適な情報信号処理装置、機能ブロック制御方法および機能ブロックに関する。

【0002】

詳しくは、この発明は、情報信号を処理するための複数の機能ブロックのそれぞれに、制御ブロックから共通コマンドを送り、この複数の機能ブロックを、制御ブロックから送られてくる共通コマンドに応じて、適応的に動作させることによって、機能ブロックのバージョンアップによる機能のアップグレードを、制御ブロックからの共通コマンドを変化させることなく容易に行い得るようにした情報信号処理装置等に係るものである。

【背景技術】

【0003】

従来、画像信号にノイズ除去、高画質化等の一連の処理を行って出力する画像信号処理装置において、これら一連の処理を複数の機能ブロック、例えば基板、チップ、装置等を用いて実現することが考えられている。この場合、機能ブロックの追加を行うことで、機能のアップグレードを図ることができる。機能ブロックを追加する場合に、各機能ブロックを制御するための制御ブロックは、追加された機能ブロックを制御するための制御情報を取得することが必要となる。

【0004】

特許文献1には、パーソナルコンピュータ等の情報処理装置に周辺装置を接続するとき、この周辺装置の記憶装置に格納されているドライバソフトを情報処理装置の記憶装置に自動的にインストールし、情報処理装置で周辺装置の制御を可能とする技術が記載されている。

【0005】

【特許文献1】 特開平11-53289号公報

【発明の開示】

【発明が解決しようとする課題】

【0006】

ところで、制御ブロックが、機能ブロックを制御する際に、機能ブロックの動作を直接制御する機能ブロック内コマンドを送信するものとする、ある機能ブロックをバージョンアップされた機能ブロックに交換して機能のアップグレードを図る場合にも、制御ブロックは、上述したように機能ブロックを追加する場合と同様に、そのバージョンアップ後の機能ブロックの制御情報を取得することが必要となる。

【0007】

この発明の目的は、機能ブロックのバージョンアップによる機能のアップグレードを容易に行い得るようにすることにある。

【課題を解決するための手段】

【0008】

この発明に係る情報信号処理装置は、情報信号を処理するための複数の機能ブロックと、この複数の機能ブロックの動作を制御する制御ブロックとを備え、制御ブロックは複数の機能ブロックに共通コマンドを送り、複数の機能ブロックのそれぞれは制御ブロックから送られてくる共通コマンドに応じて適応的に動作するものである。

【0009】

また、この発明に係る機能ブロック制御方法は、情報信号を処理するための複数の機能ブロックのそれぞれに、制御ブロックから共通コマンドを送り、この複数の機能ブロックを、制御ブロックから送られてくる共通コマンドに応じて、適応的に動作させるものである。

【0010】

また、この発明に係る機能ブロックは、制御部およびこの制御部によって制御される機能部を備え、制御部は、自己の機能ブロックに係る共通コマンドと機能部を制御するための機能ブロック内コマンドとの対応関係を記憶する記憶手段と、制御ブロックから送られてくる共通コマンドを受信する受信手段と、この受信手段で受信された共通コマンドが自己の機能ブロックに係る共通コマンドであるとき、この共通コマンドを、記憶手段に記憶されている対応関係に基づいて、機能ブロック内コマンドに変換する変換手段とを有するものである。

【0011】

この発明において、制御ブロックは、複数の機能ブロックの動作を制御する。例えば、制御ブロックと複数の機能ブロックとは、制御バスを介して接続されている。また例えば、複数の機能ブロックはそれぞれ基板であり、この複数の機能ブロックの一部または全部は、それぞれ筐体に設けられたスロットに挿入されることで、制御バスに接続される。

【0012】

制御ブロックから、複数の機能ブロックに、例えば上述した制御バスを介して、共通コマンドを送る。複数の機能ブロックのそれぞれは、制御ブロックから送られてくる共通コマンドに応じて、適応的に動作する。この場合、機能ブロックは、共通コマンドにより、信号経路または信号処理を変化させる。

【0013】

機能ブロックは、例えば、制御部およびこの制御部によって制御される機能部を備えている。制御部は、自己の機能ブロックに係る共通コマンドと機能部を制御するための機能ブロック内コマンドとの対応関係を記憶する記憶手段と、制御ブロックから送られてくる共通コマンドを受信する受信手段と、この受信手段で受信された共通コマンドが自己の機能ブロックに係る共通コマンドであるとき、この共通コマンドを、記憶手段に記憶されている対応関係に基づいて、機能ブロック内コマンドに変換する変換手段とを有している。これにより、機能ブロックは、制御ブロックから送られてくる共通コマンドに応じて、適応的に動作する。

【0014】

例えば、制御ブロックは、共通コマンドを、複数の機能ブロックから取得する。また例えば、制御ブロックは、リムーバブルな記憶媒体をもって、あるいはインターネット等の所定のネットを介して、さらにはデジタル放送等の放送信号から、共通コマンドを取得する。これにより、新たな機能ブロックが追加され、当該新たな機能ブロックに対応した共通コマンドが新たに必要となる場合であっても、容易に対処できる。

【0015】

例えば、制御ブロックは、ユーザの操作に対応した第1の共通コマンドを有している場合、第1の共通コマンドに対応したユーザの操作があるとき、第1の共通コマンドを複数の機能ブロックに送る。これにより、複数の機能ブロックは、ユーザの操作に対応して動作する。また例えば、制御ブロックは、ユーザの操作に対応していない第2の共通コマンドを有している場合、ユーザの操作に関連させることなく、第2の共通コマンドを複数の機能ブロックに送る。これにより、複数の機能ブロックは、ユーザの操作に関連せずに、第2の共通コマンドに対応した動作をする。

【0016】

例えば、制御ブロックは、所定時間おきのタイミングで、複数の機能ブロックに、全部の種類または一部の種類の共通コマンドの最新の値を送る。これにより、ある機能ブロックで自己の機能ブロックに係る共通コマンドを何らかの原因で受信できなかった場合であっても、所定時間後にその共通コマンドを受信可能となり、例えば2個の機能ブロックが連係して動作する場合に、片方の機能ブロックが共通コマンドを受信できなかったことによる連係のずれを、修正できる。

【0017】

上述したように、複数の機能ブロックは、制御ブロックから送られてくる共通コマンド

に応じて、適応的に動作する。したがって、この発明によれば、所定の機能ブロックをバージョンアップして機能のアップグレードを図る場合に、制御ブロックからの共通コマンドを変化させる必要はなく、容易に行うことができる。つまりこの場合、この所定の機能ブロックの記憶手段に記憶されている共通コマンドと機能ブロック内コマンドとの対応関係がバージョンアップに対応したものとなっており、バージョンアップされた機能部を制御するための機能ブロック内コマンドが得られるようになっていけばよい。

【発明の効果】

【0018】

この発明によれば、情報信号を処理するための複数の機能ブロックのそれぞれに、制御ブロックから共通コマンドを送り、この複数の機能ブロックを、制御ブロックから送られてくる共通コマンドに応じて、適応的に動作させるものであり、機能ブロックのバージョンアップによる機能のアップグレードを、制御ブロックからの共通コマンドを変化させることなく容易に行うことができる。

【発明を実施するための最良の形態】

【0019】

以下、図面を参照しながら、この発明の実施の形態について説明する。図1は、実施の形態としての画像信号処理装置100の構成を示している。

【0020】

この処理装置100は、筐体101を有している。筐体101には、コネクタ102a～102c、103が設けられている。コネクタ102aは、外部ビデオ入力用のコネクタであって、図示しないVCR (Video Cassette Recorder)、DVD (Digital Versatile Disc) プレーヤ等で再生された、外部ビデオ入力としての画像信号を入力するためのコネクタである。コネクタ102bは、デジタル地上波アンテナ線用のコネクタであって、図示しないデジタル地上波用アンテナで受信された放送信号を入力するためのコネクタである。コネクタ102cは、U/V (UHF/VHF) アンテナ線用のコネクタであって、図示しないU/V用アンテナで受信された放送信号を入力するためのコネクタである。コネクタ103は、ディスプレイに供給する画像信号を出力するためのコネクタである。

【0021】

また、筐体101には、機能ブロックとしての基板を挿入するための複数のスロット、本実施の形態においては、5個のスロット104a～104eが設けられている。スロット104aは、機能ブロック1としてのU/Vチューナの基板121 (以下、単に、「U/Vチューナ121」とする) を挿入するためのスロットである。スロット2は、機能ブロック6としてのデジタル地上波チューナの基板126 (以下、単に、「デジタル地上波チューナ126」とする) を挿入するためのスロットである。スロット104cは、機能ブロック4としての高画質化処理を行うDRC (Digital Reality Creation) 回路の基板124 (以下、単に、「DRC回路124」とする) を挿入するためのスロットである。スロット104dは、機能ブロック5としてのLCD (Liquid Crystal Display) やPDP (Plasma Display Panel) 等のパネル用処理回路の基板125 (以下、単に、「パネル用処理回路125」とする) を挿入するためのスロットである。スロット104eは、機能ブロック7としてのノイズ除去処理回路の基板127 (以下、単に、「ノイズ除去処理回路127」とする) を挿入するためのスロットである。

【0022】

また、筐体101の内部には、例えばマイクロコンピュータを備え、装置全体の動作を制御するシステム制御ブロック110と、機能ブロック2としての入力セレクトの基板122 (以下、単に、「入力セレクト122」とする) と、機能ブロック3としての信号ルータ (マトリクススイッチ) の基板123 (以下、単に、「信号ルータ123」とする) と、機能ブロック8としての子画面OSD回路の基板128 (以下、単に、「子画面OSD回路128」という) とを有している。

【0023】

なお、上述のマイクロコンピュータの動作プログラムは、例えばROM (read only mem

ory)等の記憶媒体によって提供される。この場合、当該記憶媒体を着脱自在とすることで、制御の変更に柔軟に対応可能となる。また、この記憶媒体を書き込み可能な不揮発性メモリとすることで、制御の変更に合わせて動作プログラムの内容を書き換えることができる。

【0024】

ここで、基板ブロック1~8の基本となる機能ブロック120について説明する。図2は、機能ブロック120の構成を示している。この機能ブロック120は、制御用コネクタ120a、入力用コネクタ120bおよび出力用コネクタ120cを有している。また、機能ブロック120は、制御部としての制御インタフェース(制御I/F)120dおよび機能部120eを有している。入力用コネクタ120bには機能部120eで処理すべき信号が入力され、この信号は入力用コネクタ120bを介して機能部120eに入力される。出力用コネクタ120cには機能部120eで処理されて出力された信号が出力される。

【0025】

制御用コネクタ120aは、後述する制御バス111に接続される。制御I/F120dは制御用コネクタ120aに接続されている。制御I/F120dは、後述のように、自己の機能ブロックに係る共通コマンド(システム制御コマンド)と機能部120eを制御するための機能ブロック内コマンド(ローカルコマンド)との対応関係を記憶した記憶手段を有している。ここで、共通コマンドは、同報制御を行うためのコマンドであり、放送型コマンドと呼ぶこともある。

【0026】

制御I/F120dは、システム制御ブロック110から制御バス111を通じて送信されてくる共通コマンドが自己の機能ブロックに係る共通コマンドであるとき、上述した記憶手段に記憶されている対応関係に基づいて、機能部120eを制御する機能ブロック内コマンドに変換する。

【0027】

図3は、制御I/F120dの構成を示している。この制御I/F120dは、制御ポート120d-1、記憶手段としてのROM120d-2、および変換手段としてのインタプリタ120d-3を有している。ROM120d-2には、自己の機能ブロックに係る共通コマンドと、機能部120eを制御するための機能ブロック内コマンドとの対応関係が予め記憶されている。制御ポート120d-1は、システム制御ブロック110から制御バス111を通じて送られてくる共通コマンドを受信する。この意味で、制御ポート120d-1は、共通コマンドの受信手段を構成している。

【0028】

インタプリタ120d-3は、制御ポート120d-1で受信された共通コマンドが自己の機能ブロックに係る共通コマンドであるとき、この共通コマンドを、上述したようにROM120d-2に記憶されている対応関係に基づいて、機能ブロック内コマンドに変換し、この機能ブロック内コマンドを機能部120eに供給する。機能部120eは、この機能ブロック内コマンドに基づいて、機能、例えば信号経路または信号処理を変化させる。

【0029】

この図3の制御インタフェース120dのROM120d-2およびインタプリタ120d-3の部分は、受信された共通コマンドを機能ブロック内コマンドに変換する構造であり、CPU(Central Processing Unit)とソフトウェア、あるいはハードウェアシーケンサによる変換テーブルでも実現できる。

【0030】

なお、制御ポート120d-1は、例えば電源投入時に、自己の機能ブロック120が処理装置100を構成している場合、ROM120d-2に記憶されている共通コマンドを読み出し、制御バス111を通じてシステム制御ブロック110に送信する。これにより、システム制御ブロック110は、処理装置100を構成する全ての機能ブロック120に係る共通コマンドを取得できる。ここで、自己の機能ブロック120が筐体101内にあ

るか、あるいは対応するスロットに挿入されているとき、当該自己の機能ブロック120は処理装置100を構成しているものとする。

【0031】

図4は、機能ブロック120の制御構造を示している。すなわち、システム制御ブロック110は、機能ブロック120に、制御バス111を介して、共通コマンドを送る。機能ブロック120の制御I/F120dは、送られてくる共通コマンドが自己の機能ブロックに係る共通コマンドであるときは、この共通コマンドを機能ブロック内コマンドに変換し、その機能ブロック内コマンドを機能部120eに供給する。

【0032】

このように、機能ブロック120では、システム制御ブロック110から送られてくる共通コマンドが自己の機能ブロックに係る共通コマンドであるとき、それが機能部120eを制御するための機能ブロック内コマンドに変換されるものである。これにより、機能ブロック120を、システム制御ブロック110から送られてくる共通コマンドに応じて、適応的に動作させることができる。

【0033】

上述した入力セクタ122（機能ブロック2）、信号ルータ123（機能ブロック3）および子画面OSD回路128（機能ブロック8）の制御用コネクタ120aは、それぞれ、制御バス111を介してシステム制御ブロック110に接続される。

【0034】

入力セクタ122（機能ブロック2）は、3個の入力からいずれか一個を選択して出力する。したがって、この入力セクタ122は、入力用コネクタ120bに3個の入力端子を備えており、出力用コネクタ120cに1個の出力端子を備えている。

【0035】

また、信号ルータ123（機能ブロック3）は、例えば4×4のマトリックススイッチを構成している。したがって、この信号ルータ123は、入力用コネクタ120bに4個の入力端子を備えており、出力用コネクタ120cに4個の出力端子を備えている。

【0036】

また、子画面OSD回路128（機能ブロック8）は、入力セクタ122および信号ルータ123からの画像信号を選択的に用いる。したがって、この子画面OSD回路128は、入力用コネクタ120bに2個の入力端子を備えており、出力用コネクタ120cに1個の出力端子を備えている。

【0037】

上述したスロット104a～104eは、図示せずも、機能ブロック120（U/Vチューナ121、デジタル地上波チューナ126、DRC回路124、パネル用処理回路125、ノイズ除去回路127）が挿入されるとき、その制御用コネクタ120a、入力用コネクタ120bおよび出力用コネクタ120cに、それぞれ接続される、制御用コネクタ、入力用コネクタおよび出力用コネクタを備えている。このスロット104a～104eの制御用コネクタは、それぞれ制御バス111に接続される。これにより、スロット104a～104eに挿入される機能ブロック120の制御用コネクタ120aは、制御バス111を介してシステム制御ブロック110に接続される。

【0038】

また、コネクタ102aは入力セクタ122（機能ブロック2）の入力用コネクタ120bの第3の入力端子に接続される。コネクタ102bはスロット104bの入力用コネクタに接続され、このスロット104bの出力用コネクタは入力セクタ122の入力用コネクタ120bの第2の入力端子に接続される。コネクタ102cは、スロット104aの入力用コネクタに接続され、このスロット104aの出力用コネクタは入力セクタ122の入力用コネクタ120bの第1の入力端子に接続される。また、入力セクタ122の出力用コネクタ120cの1個の出力端子は、信号ルータ123（機能ブロック3）の入力用コネクタ120bの第1の入力端子、および子画面OSD回路128（機能ブロック8）の入力用コネクタ120bの第2の入力端子に接続される。

【0039】

また、信号ルータ123の出力用コネクタ120cの第1～第3の出力端子はそれぞれスロット104c～104eの入力用コネクタに接続され、これらスロット104c～104eの出力用コネクタはそれぞれ信号ルータ123の入力用コネクタ120bの第2～第4の入力端子に接続される。

【0040】

また、信号ルータ123の出力用コネクタ120cの第4の出力端子は子画面OSD回路128の入力用コネクタ120bの第1の入力端子に接続され、この子画面OSD回路128の出力用コネクタ120cの1個の出力端子はコネクタ103に接続される。

【0041】

図2に示す機能ブロック120は、上述したように、機能ブロック1～8の基本となるものである。個々の機能ブロック1～8について、さらに、説明する。

【0042】

U/Vチューナ121（機能ブロック1）において、機能部120eは、入力用コネクタ120bから入力された、U/V用アンテナで受信された放送信号に対して選局処理等を施し、所定のチャンネルの画像信号を出力用コネクタ120cに出力する。

【0043】

このU/Vチューナ121の制御I/F120dのROM120d-2には、図5に示すように、チャンネル番号1～12を意味する共通コマンドch(1)～ch(12)のそれぞれと、チャンネル番号1～12のチャンネルへのチャンネル切替を意味する機能ブロック内コマンドch(1～12)とが、対応して記憶されている。

【0044】

共通コマンドch(1)～ch(12)は、それぞれ、ユーザがリモコン送信機112、あるいは筐体101の操作部113を操作してチャンネル番号1～12を選択する際に、システム制御ブロック110から、制御バス111に送出される。この場合、U/Vチューナ121の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1でこれらの共通コマンドch(1)～ch(12)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、これらの共通コマンドch(1)～ch(12)が、それぞれ、機能ブロック内コマンドch(1～12)に変換される。これにより、U/Vチューナ121は、それぞれチャンネル番号1～12のチャンネルが選局された状態となる。

【0045】

なお、システム制御ブロック110は、共通コマンドch(1)～ch(12)のいずれかを制御バス111に送出する場合、内蔵されている不揮発性メモリ（図示せず）における、チャンネル番号用のラストメモリ領域に記憶された共通コマンドを、その送出共通コマンドで更新する。これにより、電源投入時には、このチャンネル番号用のラストメモリ領域に記憶されている共通コマンドが、初期値として、システム制御ブロック110から制御バス111に送出され、U/Vチューナ121では電源オフ時に選局されていたチャンネルが自動的に選局される。

【0046】

入力セクタ122（機能ブロック2）において、機能部120eは、入力用コネクタ120bの3個の入力端子にそれぞれ入力される第1～第3の画像信号のうち、いずれかの画像信号を選択的に出力用コネクタ120cの1個の出力端子に出力する。この場合、第1の入力端子には、U/Vチューナ121（機能ブロック1）から出力される画像信号（入力1）が入力される。第2の入力端子には、デジタル地上波チューナ126（機能ブロック6）から出力される画像信号（入力2）が入力される。第3の入力端子には、コネクタ102aに入力される外部ビデオ入力としての画像信号（入力3）が入力される。出力端子に出力される画像信号は、信号ルータ123（機能ブロック3）に供給されると共に、子画面OSD回路128に供給される。

【0047】

この入力セクタ122の制御I/F120dのROM120d-2には、図5に示すよ

うに、入力1～3を意味する共通コマンドin(1)～in(3)のそれぞれと、入力1～3への入力切替を意味する機能ブロック内コマンドin(1～3)とが、対応して記憶されている。ここで、入力1は、第1の入力端子に入力されている、U/Vチューナ121から出力された画像信号である。入力2は、第2の入力端子に入力されている、デジタル地上波チューナ126から出力された画像信号である。入力3は、第3の入力端子に入力されている、外部ビデオ入力としての画像信号である。

【0048】

共通コマンドin(1)～in(3)は、それぞれ、ユーザがリモコン送信機112、あるいは筐体101の操作部113を操作して入力1～3を選択する際に、システム制御ブロック110から、制御バス111に送出される。入力セクタ122の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1でこれらの共通コマンドin(1)～in(3)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、これらの共通コマンドin(1)～in(3)が、それぞれ、機能ブロック内コマンドch(1～3)に変換される。これにより、入力セクタ122は、それぞれ入力1～3が選択された状態となる。

【0049】

なお、システム制御ブロック110は、共通コマンドin(1)～in(3)のいずれかを制御バス111に送出する場合、内蔵されている不揮発性メモリ（図示せず）における入力セレクト用のラストメモリ領域に記憶された共通コマンドを、その送出共通コマンドで更新する。これにより、電源投入時には、この入力セレクト用のラストメモリ領域に記憶されている共通コマンドが、初期値として、システム制御ブロック110から制御バス111に送出され、入力セクタ122では電源オフ時に選択されていた入力自動的に選択される。

【0050】

信号ルータ123（機能ブロック3）において、機能部120eは、入力用コネクタ120bの4個の入力端子にそれぞれ入力される第1～第4の画像信号を、出力用コネクタ120cの第1～第4の出力端子に選択的に出力する。

【0051】

この場合、第1の入力端子には、入力セクタ122（機能ブロック2）から出力される画像信号（入力1=i1）が入力される。第2の入力端子には、DRC回路124（機能ブロック4）から出力される画像信号（入力2=i2）が入力される。第3の入力端子には、パネル用処理回路125（機能ブロック5）から出力される画像信号（入力3=i3）が入力される。第4の入力端子には、ノイズ除去回路127（機能ブロック7）から出力される画像信号（入力4=i4）が入力される。

【0052】

また、第1の出力端子に出力される画像信号（出力1=o1）はDRC回路124（機能ブロック4）に供給される。第2の出力端子に出力される画像信号（出力2=o2）はパネル用処理回路125（機能ブロック5）に供給される。第3の出力端子に出力される画像信号（出力3=o3）はノイズ除去回路127に供給される。第4の出力端子に出力される画像信号（出力4=o4）は子画面OSD回路128に供給される。

【0053】

この信号ルータ123（機能ブロック3）の制御I/F120dのROM120d-2には、図5に示すように、機能ブロック間接続1～5を意味する共通コマンドInitializeConnect(1/2/3/4/5)のそれぞれと、処理基板間の接続切替を意味する機能ブロック内コマンドroute(1/2/3)とが、対応して記憶されている。

【0054】

ここで、共通コマンドInitializeConnect(1)は、スロット104aにU/Vチューナ112（機能ブロック1）が挿入され、スロット104cにDRC回路124（機能ブロック4）が挿入された、第1の構成（基本構成）を意味している。この共通コマンドInitializeConnect(1)には、機能ブロック内コマンドroute(1)が対応するようにされている。このコマンドroute(1)は、第1の入力端子が第1の出力端子に接続され、第2の入力端子が

第4の出力端子に接続される第1の状態に、機能部120eを制御するためのものである。

【0055】

また、共通コマンドInitializeConnect(2)は、上述した第1の構成に、さらにスロット104bにデジタル地上波チューナ126（機能ブロック6）が挿入された、第2の構成を意味している。この共通コマンドInitializeConnect(2)にも、機能ブロック内コマンドroute(1)が対応するようにされている。

【0056】

また、共通コマンドInitializeConnect(3)は、上述した第1の構成に、さらにスロット104dにパネル用処理回路125（機能ブロック5）が挿入された、第3の構成を意味している。この共通コマンドInitializeConnect(3)には、機能ブロック内コマンドroute(2)が対応するようにされている。このコマンドroute(2)は、第1の入力端子が第1の出力端子に接続され、第2の入力端子が第2の出力端子に接続され、第3の入力端子が第4の出力端子に接続される第2の状態に、機能部120eを制御するためのものである。

【0057】

また、共通コマンドInitializeConnect(4)は、上述した第1の構成に、さらにスロット104dにパネル用処理回路125（機能ブロック5）が挿入され、スロット104eにノイズ除去回路127（機能ブロック7）が接続された、第4の構成を意味している。この共通コマンドInitializeConnect(4)には、機能ブロック内コマンドroute(3)が対応するようにされている。このコマンドroute(3)は、第1の入力端子が第3の出力端子に接続され、第4の入力端子が第1の出力端子に接続され、第2の入力端子が第2の出力端子に接続され、第3の入力端子が第4の出力端子に接続される第3の状態に、機能部120eを制御するためのものである。

【0058】

また、共通コマンドInitializeConnect(5)は、上述した第1の構成に、さらにスロット104bにデジタル地上波チューナ126（機能ブロック6）が挿入され、スロット104dにパネル用処理回路125（機能ブロック5）が挿入され、スロット104eにノイズ除去回路127（機能ブロック7）が挿入された、第5の構成を意味している。この共通コマンドInitializeConnect(5)にも、機能ブロック内コマンドroute(3)が対応するようにされている。

【0059】

画像信号処理装置100は、上述した第1～第5の構成のいずれかで使用されるものとする。システム制御ブロック110は、電源投入時に、後述するように、処理装置100を構成する各機能ブロックから制御バス111を通じて当該機能ブロックに係る共通コマンドを取得する際に、処理装置100を構成する各機能ブロックから制御バス111を通じて基板IDを取得し、上述した第1～第5の構成のいずれにあるかも認識する。

【0060】

共通コマンドInitializeConnect(1/2/3/4/5)は、それぞれ、システム制御ブロック110が、第1～第5の構成にあることを認識した際に、当該システム制御ブロック110から、制御バス111に送出される。信号ルータ123の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1でこれらの共通コマンドInitializeConnect(1/2/3/4/5)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、これらの共通コマンドInitializeConnect(1/2/3/4/5)が、それぞれ、機能ブロック内コマンドroute(1/2/3)に変換される。これにより、信号ルータ123の機能部120eは第1～第3の状態となる。

【0061】

DRC回路124（機能ブロック4）において、機能部120eは、入力用コネクタ120bからの入力画像信号であるSD(Standard Definition)信号をHD(High Definition Television)信号に変換し、このHD信号を出力画像信号として出力用コネクタ120cに出力する、DRC処理（高画質化処理）を行う。

【0062】

このDRC回路124の機能部120eでは、HD信号における注目位置の画素データを得る際に、例えば、SD信号からHD信号における注目位置の周辺に位置する複数の画素データを抽出し、この複数の画素データに基づいてHD信号における注目位置の画素データの属するクラスを検出し、このクラスに対応した推定式の係数データを用い、当該推定式に基づいてHD信号における注目位置の画素データを求めることが行われる（特開2001-238185号参照）。ユーザは、HD信号の解像度、ノイズ除去度を、自由に調整できる。この場合、推定式の係数データとして、ユーザによって操作される解像度軸、ノイズ軸のボリウム値に応じたものが使用される。

【0063】

また、DRC回路124の機能部120eでは、画像の拡大率を連続的に変化させた画像を得るズーム機能を備えている。この場合、入力画像信号の画素データより出力画像信号の画素データを得る際に、入力画像信号の画素に対する出力画像信号の画素の各位相に対応した推定式の係数データをメモリに格納しておき、この係数データを用い、推定式に基づいて出力画像信号の画素データを求めるようにされる。

【0064】

なお、位相情報に基づいて係数種データより推定式で用いられる係数データを生成する構成とすることで、種々の拡大率への変換を行うために大量の係数データを格納しておくメモリを不要とできる（特開2002-196737号公報、特願2002-36266号参照）。ユーザは、ズーム率（画像の拡大率）およびズーム中心位置（水平方向のx座標および垂直方向のy座標）を自由に調整できる。

【0065】

DRC回路124の制御I/F120dのROM120d-2には、図5に示すように、DRCの解像度軸、ノイズ軸の調整を意味する共通コマンドDRCvol(resolutionVal,noiseVal)と、DRC（解像度軸、ノイズ軸）ボリウム値の代入を意味する機能ブロック内コマンドvolume(resolutionVal,noiseVal)とが、対応して記憶されている。

【0066】

共通コマンドDRCvol(resolutionVal,noiseVal)は、ユーザがリモコン送信機112、あるいは筐体101の操作部113を操作して、解像度軸、ノイズ軸のボリウム値が変更される際に、システム制御ブロック110から、制御バス111に送出される。ここで、「resolutionVal」は解像度軸のボリウム値を示し、「noiseVal」はノイズ軸のボリウム値を示している。

【0067】

この場合、DRC回路124の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1で共通コマンドDRCvol(resolutionVal,noiseVal)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、この共通コマンドDRCvol(resolutionVal,noiseVal)が、機能ブロック内コマンドvolume(resolutionVal,noiseVal)に変換される。これにより、DRC回路124は、ユーザの操作による解像度軸、ノイズ軸のボリウム値に応じた解像度、ノイズ除去度が選択された状態となる。

【0068】

なお、システム制御ブロック110は、共通コマンドDRCvol(resolutionVal,noiseVal)を制御バス111に送出する場合、内蔵されている不揮発性メモリ（図示せず）における、ボリウム値用のラストメモリ領域に記憶された共通コマンドを、その送出共通コマンドで更新する。これにより、電源投入時には、ボリウム値用のラストメモリ領域に記憶されている共通コマンドが、初期値として、システム制御ブロック110から制御バス111に送出され、DRC回路124では電源オフ時に選択されていた解像度、ノイズ除去度が自動的に選択される。

【0069】

また、DRC回路124の制御I/F120dのROM120d-2には、図5に示すように、DRCのズーム処理の切替を意味する共通コマンドDRCzoomExec(on/off)と、DRC

Cズーム初期値の代入を意味する機能ブロック内コマンドzoom(InitRatio/1, InitHol/0, InitVer/0)とが、対応して記憶されている。

【0070】

共通コマンドDRCzoomExec(on/off)は、ユーザがリモコン送信機112、あるいは筐体101の操作部113を操作して、DRCズーム処理のオンオフを切り替える際に、システム制御ブロック110から、制御バス111に送出される。

【0071】

DRCzoomExec(on)はDRCズーム処理をオフからオンに切り替えることを意味しており、この共通コマンドDRCzoomExec(on)には、機能ブロック内コマンドzoom(InitRatio, InitHol, InitVer)が対応するようにされている。このコマンドzoom(InitRatio, InitHol, InitVer)は、ズーム率、ズーム中心位置が初期値であるDRCズーム処理を実行するように、機能部120eを制御するためのものである。

【0072】

DRCzoomExec(off)はDRCズーム処理をオンからオフに切り替えることを意味しており、この共通コマンドDRCzoomExec(off)には、機能ブロック内コマンドzoom(1, 0, 0)が対応するようにされている。このコマンドzoom(1, 0, 0)は、ズーム率が1で、ズーム中心位置が(0, 0)であるDRCズーム処理を実行するように、機能部120eを制御するためのものである。

【0073】

この場合、DRC回路124の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1で共通コマンドDRCzoomExec(on/off)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、この共通コマンドDRCzoomExec(on/off)が、機能ブロック内コマンドzoom(InitRatio/1, InitHol/0, InitVer/0)に変換される。これにより、DRC回路124は、DRCズーム処理のオンまたはオフが選択された状態となる。

【0074】

なお、電源投入時には、共通コマンドDRCzoomExec(off)が、システム制御ブロック110から制御バス111に送出される。これにより、電源投入時には、DRC回路124では、DRCズーム処理のオフが自動的に選択される。

【0075】

また、DRC回路124の制御I/F120dのROM120d-2には、図5に示すように、DRCのズーム率、ズーム中心位置の調整を意味する共通コマンドDRCzoom(ratioVal, horizontalVal, verticalVal)と、DRCズーム率、ズーム中心位置の代入を意味する機能ブロック内コマンドzoom(ratioVal, horizontalVal, verticalVal)とが、対応して記憶されている。

【0076】

共通コマンドDRCzoom(ratioVal, horizontalVal, verticalVal)は、ユーザがリモコン送信機112、あるいは筐体101の操作部113を操作して、ズーム率、ズーム中心位置が変更される際に、システム制御ブロック110から、制御バス111に送出される。ここで、「ratioVal」はズーム率を示し、「horizontalVal」はズーム中心位置を示す水平方向のx座標、「verticalVal」はズーム中心位置を示す垂直方向のy座標を示している。

【0077】

この場合、DRC回路124の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1で共通コマンドDRCzoom(ratioVal, horizontalVal, verticalVal)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、この共通コマンドDRCzoom(ratioVal, horizontalVal, verticalVal)が、機能ブロック内コマンドzoom(ratioVal, horizontalVal, verticalVal)に変換される。これにより、DRC回路124は、ユーザの操作によるズーム率、ズーム中心位置が選択された状態となる。

【0078】

なお、電源投入時には、共通コマンドDRCzoom(InitRatio, InitHol, InitVer)が、システム制御ブロック110から制御バス111に送出される。ここで、「InitRatio」はズーム率の初期値、「InitHol」はズーム中心位置を示す水平方向のx座標の初期値、「InitVer」はズーム中心位置を示す水平方向のy座標の初期値を示している。これにより、電源投入時には、DRC回路124では、ズーム率、ズーム中心位置として初期値が自動的に選択される。

【0079】

パネル用処理回路125（機能ブロック5）において、機能部120eは、入力用コネクタ120bから入力された画像信号に対して、LCD(Liquid Crystal Display)、PDP(Plasma Display Panel)等のフラットパネルディスプレイに当該画像信号による画像を表示する際に必要となる処理、例えば輝度調整、色調整、水平、垂直の画素数変換、インタレース方式からプログレッシブ方式への方式変換等の処理を行い、処理後の画像信号を出力用コネクタ120cに出力する。

【0080】

このパネル用処理回路125は、電源投入時に、信号ルータ123（機能ブロック3）によって他の機能ブロックと接続された後は、単に固定された処理を実行する。このパネル用処理回路125にも制御I/F120dが存在するのは、システム制御ブロック110から、イニシャライズ用にローカルコマンドを送られる場合を考慮しているからである。

【0081】

デジタル地上波チューナ126（機能ブロック6）において、機能部120eは、入力用コネクタ120bから入力された、デジタル地上波用アンテナで受信された放送信号に対して選局処理等を施し、所定のチャンネルの画像信号を出力用コネクタ120cに出力する。

【0082】

このデジタル地上波チューナ126は、独自の操作ユーザインタフェースを持っている。したがって、システム制御ブロック110は、このデジタル地上波チューナ126に係る共通コマンドを制御バス111に送出することはない。つまり、システム制御ブロック110は、このデジタル地上波チューナ126に関しては、当該デジタル地上波チューナ126のローカルなコマンドを制御バス111に送出する。

【0083】

ノイズ除去回路127（機能ブロック7）において、機能部120eは、入力用コネクタ120bから入力された画像信号に対して、ノイズ抑圧処理を行い、処理後の画像信号を出力用コネクタ120cに出力する。このノイズ除去回路127では、ノイズ抑圧度を調整できる。

【0084】

このノイズ除去回路127の制御I/F120dのROM120d-2には、図5に示すように、DRCの解像度軸、ノイズ軸の調整を意味する、上述した共通コマンドDRCvol(resolutionVal, noiseVal)と、ノイズ抑圧度を示す値（ノイズ抑圧値）の代入を意味する機能ブロック内コマンドnoiseSuppress(noiseVal)とが、対応して記憶されている。ここで、「noiseVal」は、上述したようにノイズ軸のボリューム値を示している。

【0085】

この場合、ノイズ除去回路127の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1で共通コマンドDRCvol(resolutionVal, noiseVal)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、この共通コマンドDRCvol(resolutionVal, noiseVal)が、機能ブロック内コマンドnoiseSuppress(noiseVal)に変換される。これにより、ノイズ除去回路127は、ノイズ軸のボリューム値「noiseVal」に対応した抑圧度でノイズ抑圧を行う状態となる。

【0086】

子画面OSD回路128（機能ブロック8）において、機能部120eは、入力用コネ

クタ120bの第2の入力端子に入力された、入力セクタ122からの画像信号に基づいて子画面用の画像信号を生成する機能、画面上に文字、図形等を表示するための表示信号を生成する機能、入力セクタ122からの画像信号または入力用コネクタ120bの第1の入力端子に入力された、信号ルータ123からの画像信号を選択し、その選択された画像信号に、上述した子画面用の画像信号や表示信号を合成して出力画像信号を取得し、その出力画像信号を出力用コネクタ120cに出力する機能等を持っている。

【0087】

この子画面OSD回路128の制御I/F120dのROM120d-2には、図5に示すように、上述したチャンネル番号1~12を意味する共通コマンドch(1)~ch(12)のそれぞれと、チャンネル番号1~12のチャンネル表示を意味する機能ブロック内コマンドwriteInputUVch(1~12)とが、対応して記憶されている。

【0088】

子画面OSD回路128の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1でこれらの共通コマンドch(1)~ch(12)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、これらの共通コマンドch(1)~ch(12)が、それぞれ、機能ブロック内コマンドwriteInputUVch(1~12)に変換される。これにより、子画面OSD回路128は、それぞれチャンネル番号1~12のチャンネルを表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。

【0089】

また、子画面OSD回路128の制御I/F120dのROM120d-2には、図5に示すように、上述した入力1~3を意味する共通コマンドin(1)~in(3)のそれぞれと、入力1~3の入力表示を意味する機能ブロック内コマンドwriteInput(1~3)とが、対応して記憶されている。

【0090】

子画面OSD回路128の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1でこれらの共通コマンドin(1)~in(3)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、これらの共通コマンドin(1)~in(3)が、それぞれ、機能ブロック内コマンドwriteInput(1~3)に変換される。これにより、子画面OSD回路128は、それぞれ入力1~3を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。

【0091】

また、子画面OSD回路128の制御I/F120dのROM120d-2には、図5に示すように、上述した機能ブロック間接続1~5を意味する共通コマンドInitializeConnect(1/2/3/4/5)のそれぞれと、接続状況表示を意味する機能ブロック内コマンドwriteRoute(1/2/3/4/5)とが、対応して記憶されている。この機能ブロック内コマンドwriteRoute(1/2/3/4/5)は、それぞれ、処理装置100が上述した第1~第5の構成である旨を表示する状態に、機能部120eを制御するためのものである。

【0092】

子画面OSD回路128の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1で共通コマンドInitializeConnect(1/2/3/4/5)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、この共通コマンドInitializeConnect(1/2/3/4/5)が、それぞれ、機能ブロック内コマンドwriteRoute(1/2/3/4/5)に変換される。これにより、子画面OSD回路128は、それぞれ第1~第5の構成である旨を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。

【0093】

また、この子画面OSD回路128の制御I/F120dのROM120d-2には、図5に示すように、DRCボリューム処理の切替を意味する共通コマンドDRCvolExec(on/off)と、DRCボリューム処理表示を意味する機能ブロック内コマンドwriteProcessVol(on/off)、子画面入力源の切替を意味する機能ブロック内コマンドdisplayInput(in1/in2)およ

び画像サイズを意味する機能ブロック内コマンドdisplaySize(in1,size1)/displaySize(in2,size1)とが、対応して記憶されている。

【0094】

共通コマンドDRCvolExec(on/off)は、ユーザがリモコン送信機112、あるいは筐体101の操作部113を操作して、DRCボリウム処理のオンオフを切り替える際に、システム制御ブロック110から、制御バス111に送出される。

【0095】

DRCvolExec(on)はDRCボリウム処理をオフからオンに切り替えることを意味しており、この共通コマンドDRCvolExec(on)には、機能ブロック内コマンドwriteProcessVol(on)、displayInput(in1)、displaySize(in1,size1)が対応するようにされている。

【0096】

コマンドwriteProcessVol(on)は、DRCボリウム処理がオンである旨を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力するように、機能部120eを制御するためのものである。

【0097】

コマンドdisplayInput(in1)は、入力用コネクタ120bの第1の入力端子に入力された、信号ルータ123からの画像信号(DRCボリウム処理されている)を入力源として用いるように、機能部120eを制御するためのものである。コマンドdisplaySize(in1,size1)は、入力源の画像信号を縮小処理せずにそのまま出力画像信号として出力するように、機能部120eを制御するためのものである。

【0098】

DRCvolExec(off)はDRCボリウム処理をオンからオフに切り替えることを意味しており、この共通コマンドDRCvolExec(off)には、機能ブロック内コマンドwriteProcessVol(off)、displayInput(in2)、displaySize(in2,size1)が対応するようにされている。コマンドwriteProcessVol(off)は、DRCボリウム処理がオフである旨を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力するように、機能部120eを制御するためのものである。

【0099】

コマンドdisplayInput(in2)は、入力用コネクタ120bの第2の入力端子に入力された、入力セレクタ122からの画像信号(DRCボリウム処理されていない)を入力源として用いるように、機能部120eを制御するためのものである。コマンドdisplaySize(in2,size1)は、入力源の画像信号を縮小処理せずにそのまま出力画像信号として出力するように、機能部120eを制御するためのものである。

【0100】

この場合、子画面OSD回路128の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1で共通コマンドDRCvolExec(on/off)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、この共通コマンドDRCvolExec(on/off)が、機能ブロック内コマンドwriteProcessVol(on/off)、displayInput(in1/in2)、displaySize(in1,size1)/displaySize(in2,size1)に変換される。

【0101】

これにより、子画面OSD回路128は、DRCボリウム処理のオンまたはオフを表示し、またDRCボリウム処理された画像信号またはDRCボリウム処理されていない画像信号を出力し、さらに入力源としての画像信号を縮小処理せずにそのまま出力する状態となる。

【0102】

なお、電源投入時には、共通コマンドDRCvolExec(on)が、初期値として、システム制御ブロック110から制御バス111に送出される。これにより、電源投入時には、子画面OSD回路128は、DRCボリウム処理のオンを表示し、またDRCボリウム処理された画像信号を出力し、さらに入力源としての画像信号を縮小処理せずにそのまま出力する状態となる。

【0103】

また、この子画面OSD回路128の制御I/F120dのROM120d-2には、図5に示すように、上述したDRCの解像度軸、ノイズ軸の調整を意味する共通コマンドDRCvol(resolutionVal,noiseVal)と、DRCボリウム値表示を意味する機能ブロック内コマンドwriteProcessDRCvol(resolutionVal,noiseVal)とが、対応して記憶されている。

【0104】

子画面OSD回路128の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1で共通コマンドDRCvol(resolutionVal,noiseVal)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、この共通コマンドDRCvol(resolutionVal,noiseVal)が、機能ブロック内コマンドwriteProcessDRCvol(resolutionVal,noiseVal)に変換される。これにより、子画面OSD回路128は、解像度軸のボリウム値「resolutionVal」、ノイズ軸のボリウム値「noiseVal」を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。

【0105】

また、この子画面OSD回路128の制御I/F120dのROM120d-2には、図5に示すように、上述したDRCズーム処理の切替を意味する共通コマンドDRCzoomExec(on/off)と、DRCズーム処理表示を意味する機能ブロック内コマンドwriteProcessZoom(on/off)、子画面入力源の切替を意味する機能ブロック内コマンドdisplayInput(in1,in2/in1 or in2)、画像サイズを意味する機能ブロック内コマンドdisplaySize(in1,size1),displaySize(in2,size0.25)/displaySize(in1 or in2,size1)、DRCズーム率、子画面上のズーム枠表示を意味するwriteZoomFrame(InitRatio,InitHol,InitVer/off)およびズーム中心位置表示を意味する機能ブロック内コマンドwriteProcessDRCzoom(InitRatio,InitHol,InitVer/off)が、対応して記憶されている。

【0106】

DRCzoomExec(on)はDRCズーム処理をオフからオンに切り替えることを意味しており、この共通コマンドDRCzoomExec(on)には、機能ブロック内コマンドwriteProcessZoom(on)、displayInput(in1,in2)、displaySize(in1,size1),displaySize(in2,size0.25)、writeZoomFrame(InitRatio,InitHol,InitVer)、writeProcessDRCzoom(InitRatio,InitHol,InitVer)が対応するようにされている。

【0107】

コマンドwriteProcessZoom(on)は、DRCズーム処理がオンである旨を表示するための表示信号を生成し、この表示信号を出力画像信号に合成するように、機能部120eを制御するためのものである。コマンドdisplayInput(in1,in2)、入力用コネクタ120bの第1の入力端子に入力された、信号ルータ123からの画像信号(DRCズーム処理されている)、および入力用コネクタ120bの第2の入力端子に入力された、入力セクタ122からの画像信号(DRCボリウム処理されていない)を、入力源として用いるように、機能部120eを制御するためのものである。

【0108】

コマンドdisplaySize(in1,size1),displaySize(in2,size0.25)は、入力用コネクタ120bの第1の入力端子に入力された、信号ルータ123からの画像信号(DRCズーム処理されている)に、入力用コネクタ120bの第2の入力端子に入力された、入力セクタ122からの画像信号(DRCボリウム処理されていない)に対して0.25倍の縮小処理を施して得られた子画面用の画像信号を合成して出力画像信号を得るように、機能部120eを制御するためのものである。

【0109】

コマンドwriteZoomFrame(InitRatio,InitHol,InitVer)は、ズーム倍率の初期値「initRatio」、ズーム中心位置の初期値「initHol」、「initVer」に基づいて、DRC回路124でズーム処理された部分に対応した四角形の枠を子画面上に表示するための表示信号を生成し、この表示信号を出力画像信号に合成するように、機能部120eを制御するためのものである。

【0110】

コマンドwriteProcessDRCzoom(InitRatio, InitHol, InitVer)は、ズーム倍率の初期値「initRatio」、ズーム中心位置の初期値「initHol」、 「initVer」を示す表示信号を生成し、この表示信号を出力画像信号に合成するように、機能部120eを制御するためのものである。

【0111】

DRCzoomExec(off)はDRCズーム処理をオンからオフに切り替えることを意味しており、この共通コマンドDRCzoomExec(off)には、機能ブロック内コマンドwriteProcessZoom(off)、displayInput(in1 or in2)、displaySize(in1 or in2, size1)、writeZoomFrame(off)、writeProcessDRCzoom(off)が対応するようにされている。

【0112】

コマンドwriteProcessZoom(off)は、DRCズーム処理がオフである旨を表示するための表示信号を生成し、この表示信号を出力画像信号に合成するように、機能部120eを制御するためのものである。コマンドdisplayInput(in1 or in2)は、DRCボリウム処理がオン状態にあるときは、入力用コネクタ120bの第1の入力端子に入力される、信号ルータ123からの画像信号を入力源として用い、DRCボリウム処理がオフ状態にあるときは、入力用コネクタ120bの第2の入力端子に入力される、入力セクタ122からの画像信号を入力源として用いるように、機能部120eを制御するためのものである。

【0113】

コマンドdisplaySize(in1 or in2, size1)は、DRCボリウム処理がオン状態にあるときは、入力用コネクタ120bの第1の入力端子に入力される、信号ルータ123からの画像信号に縮小処理をせずにそのまま出力画像信号とし、DRCボリウム処理がオフ状態にあるときは、入力用コネクタ120bの第2の入力端子に入力される、入力セクタ122からの画像信号に縮小処理をせずにそのまま出力画像信号とするように、機能部120eを制御するためのものである。

【0114】

コマンドwriteZoomFrame(off)は、ズーム処理された部分に対応した四角形の枠を子画面に表示するための表示信号を生成し、出力画像信号に合成することを行わないように、機能部120eを制御するためのものである。コマンドwriteProcessDRCzoom(off)は、ズーム倍率、ズーム中心位置を示す表示信号を生成し、出力画像信号に合成することを行わないように、機能部120eを制御するためのものである。

【0115】

子画面OSD回路128の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1でDRCzoomExec(on/off)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、この共通コマンドDRCzoomExec(on/off)が、機能ブロック内コマンドdisplayInput(in1, in2/in1 or in2)、displaySize(in1, size1)、displaySize(in2, size0.25)/displaySize(in1 or in2, size1)、writeZoomFrame(InitRatio, InitHol, InitVer/off)およびwriteProcessDRCzoom(InitRatio, InitHol, InitVer/off)に変換される。

【0116】

これにより、子画面OSD回路128は、DRCズーム処理のオンまたはオフを表示し、またDRCズーム処理された画像信号またはDRCズーム処理されていない画像信号を出力し、またDRCズーム処理を行うときは、全体を表示する子画面を表示すると共に、その子画面上にズーム処理部分を示す四角形の枠を表示し、さらにズーム率、ズーム中心位置を表示する状態となる。

【0117】

また、この子画面OSD回路128の制御I/F120dのROM120d-2には、図5に示すように、上述したDRCのズーム率、ズーム中心位置の調整を意味する共通コマンドDRCzoom(ratioVal, horizontalVal, verticalVal)と、子画面上のズーム枠表示を意味する機能ブロック内コマンドwriteZoomFrame(ratioVal, horizontalVal, verticalVal)およ

びDRCズーム率、ズーム中心位置表示を意味する機能ブロック内コマンドwriteProcessDRCzoom(ratioVal, horizontalVal, verticalVal)が、対応して記憶されている。

【0118】

コマンドwriteZoomFrame(ratioVal, horizontalVal, verticalVal)は、ズーム倍率「ratioVal」、ズーム中心位置「horizontalVal」、「verticalVal」に基づいて、DRC回路124でズーム処理された部分に対応した四角形の枠を子画面上に表示するための表示信号を生成し、この表示信号を出力画像信号に合成するように、機能部120eを制御するためのものである。

【0119】

コマンドwriteProcessDRCzoom(ratioVal, horizontalVal, verticalVal)は、ズーム倍率「ratioVal」、ズーム中心位置「horizontalVal」、「verticalVal」を示す表示信号を生成し、この表示信号を出力画像信号に合成するように、機能部120eを制御するためのものである。

【0120】

子画面OSD回路128の制御I/F120dのインタプリタ120d-3では、制御ポート120d-1で共通コマンドDRCzoom(ratioVal, horizontalVal, verticalVal)が受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、この共通コマンドDRCzoom(ratioVal, horizontalVal, verticalVal)が、機能ブロック内コマンドwriteZoomFrame(ratioVal, horizontalVal, verticalVal)およびwriteProcessDRCzoom(ratioVal, horizontalVal, verticalVal)に変換される。これにより、子画面OSD回路128は、ズーム率、ズーム中心位置を示す表示信号を生成すると共に、ズーム処理されている部分に対応した四角形の枠を子画面上に表示するための表示信号を生成し、これら表示信号が合成された出力画像信号を出力する状態となる。

【0121】

次に、図1に示す画像信号処理装置100の動作を説明する。ここでは、図6のシステム制御ブロック110の制御動作を示すフローチャートを参照して説明する。

【0122】

システム制御ブロック110は、ステップST1で、電源の投入があると、制御動作を開始し、ステップST2で、機能ブロック2、機能ブロック3、機能ブロック8、そしてスロット104a~104eに挿入されている他の機能ブロック120の制御I/F120dのROM120d-2に記憶されている共通コマンドを、制御バス111を通じて取得する。

【0123】

これにより、システム制御ブロック110は、処理装置100を構成する全ての機能ブロック120に係る共通コマンドを持つことができる。このとき同時に、システム制御ブロック110は、処理装置100を構成する各機能ブロック120から基板IDを取得し、上述した第1~第5の構成のいずれにあるかを認識する。

【0124】

次に、システム制御ブロック110は、ステップST3で、上述したステップST2で認識した構成に基づいて、機能ブロック間接続1~5を意味する共通コマンドInitializeConnect(1/2/3/4/5)のいずれかを、制御バス111に送出する。この共通コマンドは信号ルータ123（機能ブロック3）および子画面OSD回路128（機能ブロック8）に係るものである（図5参照）。

【0125】

信号ルータ123における制御I/F120dのインタプリタ120d-3では、制御ポート120d-1で当該共通コマンドが受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、当該共通コマンドが、処理基板間の接続切替を意味する機能ブロック内コマンドに変換される。これにより、信号ルータ123は、システム制御ブロック110がステップST2で認識した構成に対応した、接続状態となる。

【0126】

すなわち、システム制御ブロック110は、第1の構成、または第2の構成であると認識するとき、共通コマンドInitializeConnect(1/2)を制御バス111に送出する。これに応じて、信号ルータ123における制御I/F120dのインタプリタ120d-3では、この共通コマンドInitializeConnect(1/2)が機能ブロック内コマンドroute(1)に変換される。これにより、信号ルータ123は、第1の入力端子が第1の出力端子に接続され、第2の入力端子が第4の出力端子に接続された第1の状態となる(図9、図10参照)。

【0127】

また、システム制御ブロック110は、第3の構成であると認識するとき、共通コマンドInitializeConnect(3)を制御バス111に送出する。これに応じて、信号ルータ123における制御I/F120dのインタプリタ120d-3では、この共通コマンドInitializeConnect(3)が機能ブロック内コマンドroute(2)に変換される。これにより、信号ルータ123は、第1の入力端子が第1の出力端子に接続され、第2の入力端子が第2の出力端子に接続され、第3の入力端子が第4の出力端子に接続される第2の状態となる(図11参照)。

【0128】

また、システム制御ブロック110は、第4の構成、または第5の構成であると認識するとき、共通コマンドInitializeConnect(4/5)を制御バス111に送出する。これに応じて、信号ルータ123における制御I/F120dのインタプリタ120d-3では、この共通コマンドInitializeConnect(4/5)が機能ブロック内コマンドroute(3)に変換される。これにより、信号ルータ123は、第1の入力端子が第3の出力端子に接続され、第4の入力端子が第1の出力端子に接続され、第2の入力端子が第2の出力端子に接続され、第3の入力端子が第4の出力端子に接続される第3の状態となる(図12、図13参照)。

【0129】

また、子画面OSD回路128における制御I/F120dのインタプリタ120d-3では、制御ポート120d-1で当該共通コマンドが受信されるとき、ROM120d-2に記憶されている対応関係に基づいて、当該共通コマンドが、接続状況表示を意味する機能ブロック内コマンドに変換される。これにより、子画面OSD回路128は、システム制御ブロック110がステップST2で認識した構成である旨を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。

【0130】

次に、システム制御ブロック110は、ステップST4で、信号ルータ123(機能ブロック3)に係る共通コマンド(第7の種類)を除く、全種類の共通コマンドの初期値を制御バス111に送出する。この場合、以下のように、同一種類の制御に係る共通コマンドを同じ種類としている。

【0131】

すなわち、共通コマンドch(1)~ch(12)はそれぞれチャンネル番号1~12を意味するものであり、第1の種類の共通コマンドである。共通コマンドin(1)~in(3)はそれぞれ入力1~3を意味するものであり、第2の種類の共通コマンドである。共通コマンドDRCvolExec(on/off)はそれぞれDRCボリューム処理の切替を意味するものであり、第3の種類の共通コマンドである。共通コマンドDRCvol(resolutionVal,noiseVal)はDRCの解像度軸、ノイズ軸の調整を意味するものであり、第4の種類の共通コマンドである。

【0132】

共通コマンドDRCzoomExec(on/off)はそれぞれDRCズーム処理の切替を意味するものであり、第5の種類の共通コマンドである。共通コマンドDRCzoom(ratioVal,horizontalVal,verticalVal)はDRCのズーム率、ズーム中心位置の調整を意味するものであり、第6の種類の共通コマンドである。共通コマンドInitializeConnect(1/2/3/4/5)はそれぞれ機能ブロック間接続を意味するものであり、第7の種類の共通コマンドである。

【0133】

この場合、第1の種類の共通コマンドに関しては、システム制御ブロック110は、チャンネル番号用のラストメモリ領域に記憶された共通コマンドを、初期値として、制御バス

111に送出する。これにより、U/Vチューナ121は、電源オフ時に選局されていたチャンネルを選局した状態となる。また、子画面OSD回路128は、その選局されたチャンネルを表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。

【0134】

第2の種類の共通コマンドに関しては、システム制御ブロック110は、入力セレクト用のラストメモリ領域に記憶された共通コマンドを、初期値として、制御バス111に送出する。これにより、入力セクタ122は、電源オフ時に選択されていた入力を選択した状態となる。また、子画面OSD回路128は、その選択された入力を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。

【0135】

第3の種類の共通コマンドに関しては、システム制御ブロック110は、共通コマンドDRCvolExec(on)を、初期値として、制御バス111に送出する。これにより、子画面OSD回路128は、DRCボリウム処理がオンである旨を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。また、子画面OSD回路128は、信号ルータ123から出力されるDRCボリウム処理された画像信号を入力源として選択し、その画像信号を縮小処理せずにそのまま出力する状態となる。

【0136】

第4の種類の共通コマンドに関しては、システム制御ブロック110は、ボリウム値用のラストメモリ領域に記憶された共通コマンドを、初期値として、制御バス111に送出する。これにより、DRC回路124は、電源オフ時における解像度軸のボリウム値、ノイズ軸のボリウム値によるDRCボリウム処理を行う状態となる。また、子画面OSD回路128は、その解像度軸のボリウム値、ノイズ軸のボリウム値を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。さらに、ノイズ除去回路127は、そのノイズ軸のボリウム値に対応した抑圧度でノイズ抑圧を行う状態となる。

【0137】

第5の種類の共通コマンドに関しては、システム制御ブロック110は、共通コマンドDRCzoomExec(off)を、初期値として、制御バス111に送出する。これにより、DRC回路124は、DRCズーム処理を行わない状態となる。また、子画面OSD回路128は、DRCズーム処理がオフである旨を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。また、子画面OSD回路128は、DRCボリウム処理がオン状態にあるときは、信号ルータ123から出力される画像信号を入力源として選択し、その画像信号を縮小処理せずにそのまま出力し、DRCボリウム処理がオフ状態にあるときは、入力セクタ122から出力される画像信号を入力源として選択し、その画像信号を縮小処理せずにそのまま出力する状態となる。

【0138】

また、子画面OSD回路128は、DRCズーム処理された部分に対応した四角形の枠を子画面上に表示するための表示信号を生成し、出力画像信号に合成することを行わず、さらにズーム倍率、ズーム中心位置を示す表示信号を生成し、出力画像信号に合成することを行わない。

【0139】

第6の種類の共通コマンドに関しては、システム制御ブロック110は、共通コマンドDRCzoom(InitRatio, InitHol, InitVer)を、初期値として、制御バス111に送出する。これにより、DRC回路124は、DRCズーム処理がオンとなるとき、ズーム率の初期値「InitRatio」、ズーム中心位置の初期値「InitHol」、「InitVer」に対応した、DRCズーム処理を行う状態となる。また、子画面OSD回路128は、DRCズーム処理がオンとなるとき、ズーム率の初期値「InitRatio」、ズーム中心位置の初期値「InitHol」、「InitVer」を表示するための表示信号を生成し、またDRCズーム処理された部分に対応した四角形の枠を子画面上に表示するための表示信号を生成し、これらの表示信号が合

成された出力画像信号を出力する状態となる。

【0140】

次に、システム制御ブロック110は、ステップST5で、タイマをスタートさせ、ステップST6で、リモコン送信機112、あるいは筐体101の操作部113によるユーザ操作があるか否かを判定する。そして、システム制御ブロック110は、ユーザ操作があるとき、ステップST7で、ユーザ操作に対応した共通コマンドを、制御バス111に送出する。

【0141】

ここで、ユーザがチャンネル番号1～12を選択する操作を行った場合、システム制御ブロック110は、それぞれ共通コマンドch(1)～ch(12)を、制御バス111に送出する。これにより、U/Vチューナ121は、選択されたチャンネルを選局した状態となる。また、子画面OSD回路128は、その選局されたチャンネルを表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。なお、システム制御ブロック110は、この送出共通コマンドで、チャンネル番号用のラストメモリ領域に記憶されている共通コマンドを更新する。

【0142】

また、ユーザが入力1～3を選択する操作を行った場合、システム制御ブロック110は、それぞれ共通コマンドin(1)～in(3)を、制御バス111に送出する。これにより、入力セクタ122は、選択された入力に切り替えられた状態となる。また、子画面OSD回路128は、その切り替えられた入力を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。なお、システム制御ブロック110は、この送出共通コマンドで、入力セレクト用のラストメモリ領域に記憶されている共通コマンドを更新する。

【0143】

また、ユーザがDRCボリウム処理をオフからオンに切り替える操作を行った場合、システム制御ブロック110は、共通コマンドDRCvolExec(on)を、制御バス111に送出する。これにより、子画面OSD回路128は、DRCボリウム処理のオンを表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。また、この子画面OSD回路128は、信号ルータ123からのDRCボリウム処理されている画像信号を入力源とし、この画像信号を縮小処理せずにそのまま出力画像信号として出力する状態となる。

【0144】

また、ユーザがDRCボリウム処理をオンからオフに切り替える操作を行った場合、システム制御ブロック110は、共通コマンドDRCvolExec(off)を、制御バス111に送出する。これにより、子画面OSD回路128は、DRCボリウム処理のオフを表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。また、この子画面OSD回路128は、入力セクタ122からのDRCボリウム処理されていない画像信号を入力源とし、この画像信号を縮小処理せずにそのまま出力画像信号として出力する状態となる。

【0145】

また、ユーザが解像度軸、ノイズ軸のボリウム値を変更する操作を行った場合、システム制御ブロック110は、共通コマンドDRCvol(resolutionVal,noiseVal)を、制御バス111に送出する。これにより、DRC回路124は、ユーザの操作による解像度軸、ノイズ軸のボリウム値に応じた解像度、ノイズ除去度が選択された状態となる。また、子画面OSD回路128は、解像度軸のボリウム値「resolutionVal」、ノイズ軸のボリウム値「noiseVal」を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。さらに、ノイズ除去回路127は、ノイズ軸のボリウム値「noiseVal」に対応した抑圧度でノイズ抑圧を行う状態となる。なお、システム制御ブロック110は、この送出共通コマンドで、ボリウム値用のラストメモリ領域に記憶されている共通コマンドを更新する。

【0146】

また、ユーザがDRCズーム処理をオフからオンに切り替える操作を行った場合、システム制御ブロック110は、共通コマンドDRCzoomExec(on)を、制御バス111に送出する。これにより、DRC回路124は、ズーム率、ズーム中心位置の初期値に対応したDRCズーム処理を実行する状態となる。また、子画面OSD回路128は、DRCズーム処理がオンである旨を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。また、子画面OSD回路128は、信号ルータ123からのDRCズーム処理（ズーム率、ズーム中心位置は初期値）されている画像信号に、入力セクタ122からの画像信号に対して0.25倍の縮小処理を施して得られた子画面用の画像信号を合成した出力画像信号を出力する状態となる。また、子画面OSD回路128は、DRC回路124でズーム処理された部分に対応した四角形の枠を子画面上に表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。さらに子画面OSD回路128は、ズーム倍率、ズーム中心位置の初期値を示す表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。

【0147】

また、ユーザがDRCズーム処理をオンからオフに切り替える操作を行った場合、システム制御ブロック110は、共通コマンドDRCzoomExec(off)を、制御バス111に送出する。これにより、DRC回路124は、ズーム率が1で、ズーム中心位置が(0, 0)であるDRCズーム処理を実行する状態、従って実質的にはDRCズーム処理を行わない状態となる。また、子画面OSD回路128は、DRCズーム処理がオフである旨を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。また、この子画面OSD回路128は、DRCポリウム処理がオンの状態にあるときは、信号ルータ123からの画像信号を縮小処理せずにそのまま出力画像信号として出力し、DRCポリウム処理がオフの状態にあるときは、入力セクタ122からの画像信号を縮小処理せずにそのまま出力画像信号として出力する状態となる。

【0148】

また、ユーザがズーム率、ズーム中心位置を変更する操作を行った場合、システム制御ブロック110は、共通コマンドDRCzoom(ratioVal, horizontalVal, verticalVal)を、制御バス111に送出する。これにより、DRC回路124は、変更後のズーム率、ズーム中心位置に対応したDRCズーム処理を実行する状態となる。また、子画面OSD回路128は、ズーム率、ズーム中心位置を示す表示信号を生成すると共に、ズーム処理されている部分に対応した四角形の枠を子画面上に表示するための表示信号を生成し、これら表示信号が合成された出力画像信号を出力する状態となる。

【0149】

次に、システム制御ブロック110は、ステップST8で、ステップST5でスタートさせたタイマに基づいて、所定時間が経過したか否かを判定する。所定時間が経過していないとき、システム制御ブロック110は、ステップST6に戻り、上述したように、ユーザ操作があるときは、ステップST7に進んで、ユーザ操作に対応した共通コマンドを制御バス111に送出する。なお、ステップST6で、ユーザ操作がないと判定するとき、システム制御ブロック110は、直ちにステップST8に進み、上述したように所定時間が経過したか否かを判定する。

【0150】

ステップST8で所定時間が経過したとき、システム制御ブロック110は、ステップST9で、全種類の最新の共通コマンドを、制御バス111に送出する。ここで、最新の共通コマンドは、ステップST3、ステップST4で制御バス110に送出された共通コマンド、あるいはステップST7で制御バス111に送出された変更後の共通コマンドのいずれかである。すなわち、ある種類の共通コマンドに関しては、初期値から変更されていない場合はその初期値が最新の共通コマンドであり、初期値から変更されている場合はその変更後の値が最新の共通コマンドとなる。

【0151】

そして、システム制御ブロック110は、ステップST9で、全種類の最新の共通コマンドを制御バス111に送出した後、ステップST5に戻り、タイマを再度スタートさせて、上述したと同様の制御動作を行う。

【0152】

上述したように、システム制御ブロック110は、所定時間おきのタイミングで、全種類の最新の共通コマンドを、制御バス111に送出する。これにより、ある機能ブロックで自己の機能ブロックに係る共通コマンドを何らかの原因で受信できなかった場合であっても、当該機能ブロックは、所定時間後にその共通コマンドを受信することが可能となり、例えば2個の機能ブロックが連係して動作する場合に、片方の機能ブロックが共通コマンドを受信できなかったことによる連係のずれを、修正できる。

【0153】

例えば、図7は、DRC回路124（機能ブロック4）および子画面OSD回路128（機能ブロック8）を示している。DRC回路124の機能部120eには、DRCズーム処理を行うDRC部が存在する。子画面OSD回路128の機能部120eには、子画面用の画像信号を得る子画面部およびズーム処理部分に対応した四角形の枠を表示する表示信号を生成するOSD(On Screen Display)部が存在する。

【0154】

DRCズーム処理がオンの状態にあり、ユーザのズーム率、ズーム位置の変更操作に伴って、システム制御ブロック110から制御バス111に共通コマンドDRCzoom(ratioVal, horizontalVal, verticalVal)が送出される場合を考える。

【0155】

この場合、DRC回路124の機能部120eには機能ブロック内コマンドzoom(ratioVal, horizontalVal, verticalVal)が供給される。そして、DRC部では、ズーム率「ratioVal」、ズーム中心位置「horizontalVal」、「verticalVal」に対応したDRCズーム処理が行われる。またこの場合、子画面OSD回路128の機能部120eには、機能ブロックコマンドwriteZoomFrame(ratioVal, horizontalVal, verticalVal)が供給される。そして、OSD部では、ズーム処理されている部分に対応した四角形の枠を子画面上に表示するための表示信号が生成される。

【0156】

そしてこの場合、子画面OSD回路128の機能部120eでは、信号ルータ123からのDRCズーム処理されている画像信号に、入力セレクタ122からの画像信号に対して子画面部で縮小処理を施して得られた子画面用の画像信号が合成されて出力画像信号が得られ、またこの出力画像信号にOSD部で生成されたズーム処理された部分に対応した四角形の枠を子画面上に表示するための表示信号が合成される。

【0157】

これにより、子画面OSD回路128から出力される出力画像信号によれば、例えば、図8に示すように、DRCズーム処理されて得られた画像信号による画像IM1に、子画面用の画像信号による画像IM2が重畳されて表示され、さらにこの画像IM2上にズーム処理された部分に対応した四角形の枠FLMが表示される。

【0158】

上述したように、システム制御ブロック110から制御バス111に共通コマンドDRCzoom(ratioVal, horizontalVal, verticalVal)が送出され、この共通コマンドがDRC回路124および子画面OSD回路128の双方で受信されれば、画像IM1と画像IM2の枠内の部分とは内容的に完全に一致したものとなる。

【0159】

しかし、当該共通コマンドを、DRC回路124および子画面OSD回路128の一方で受信できなかった場合には、画像IM1と画像IM2の枠内の部分とが内容的に一致なくなり、連係のずれが発生する。この場合、所定時間後にシステム制御ブロック110が制御バス111に当該共通コマンドを送出することで、受信できなかった一方の機能ブロックが当該共通コマンドを受信可能となり、画像IM1と画像IM2の枠内の部分とを

内容的に一致させることができる。

【0160】

このような関係のずれは、システム制御ブロック110が制御バス111にその他の種類の共通コマンドを送出する場合にも起こり得る。しかし、上述したように、システム制御ブロック110が、所定時間おきのタイミングで、全部の種類の最新の共通コマンドを、制御バス111に送出することで、この関係のずれを、修正できる。

【0161】

なお、上述では、全部の種類の最新の共通コマンドを制御バス111に送出するものを示したが、システム制御ブロック110は、所定時間おきのタイミングで、関係のずれが気になる一部の種類の最新の共通コマンドのみを、制御バス111に送出するようにしてもよい。

【0162】

また、上述したように、システム制御ブロック110は、電源投入時に、処理装置100を構成する各機能ブロック120から共通コマンドを取得するようにしている。そのため、新たな機能ブロック120が追加され、当該新たな機能ブロック120に対応した共通コマンドが新たに必要となる場合であっても、容易に対処できる。

【0163】

次に、画像信号処理装置100の、上述した第1～第5の構成について説明する。この画像信号処理装置100では、例えば、スロット104aにU/Vチューナ112が挿入され、スロット104cにDRC回路124が挿入された状態が、基本構成とされる。この基本構成が第1の構成である。

【0164】

図9は、基本構成（第1の構成）の接続状態を示している。この場合、システム制御ブロック110は、電源投入時に、入力セクタ122、信号ルータ123、子画面OSD回路128の他、U/Vチューナ121、DRC回路124から共通コマンドを取得し、またこれら入力セクタ122、信号ルータ123、子画面OSD回路128、U/Vチューナ121およびDRC回路124から基板IDを取得し、第1の構成（基本構成）にあることを認識する。

【0165】

そして、システム制御ブロック110は、この第1の構成を意味する共通コマンドInitializeConnect(1)を、制御バス111に送出する。これにより、信号ルータ123は、第1の入力端子が第1の出力端子に接続され、第2の入力端子が第4の出力端子に接続された第1の状態となる。これにより、DRC回路124が処理系に挿入される。また、子画面OSD回路128は、第1の構成である旨を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。

【0166】

また、システム制御ブロック110は、信号ルータ123に係る共通コマンドを除く、全種類の共通コマンドの初期値（図5参照）を制御バス111に送出する。これにより、入力セクタ122、子画面OSD回路128、U/Vチューナ121およびDRC回路124は、初期状態となり、画像信号処理装置100としての動作が開始される。

【0167】

すなわち、U/Vチューナ121では、U/V用アンテナで受信された放送信号に対して、システム制御ブロック110から送られてくる共通コマンドch(1)～ch(12)のいずれかに基づいて選局処理が施され、所定のチャンネルの画像信号が得られる。

【0168】

このU/Vチューナ121で得られる画像信号（入力1）は入力セクタ122に入力される。また、この入力セクタ122には、コネクタ102a（図1参照）に供給された外部ビデオ入力としての画像信号（入力3）も入力される。この入力セクタ122では、システム制御ブロック110から送られてくる共通コマンドin(1)または共通コマンドin(3)に基づいて、入力1または入力3が選択される。

【0169】

この入力セクタ122で選択された画像信号は、信号ルータ123の第1の入力端子、第1の出力端子を介して、DRC回路124に入力される。このDRC回路124では、入力された画像信号に対して、システム制御ブロック110から送られてくる、共通コマンドDRCvol(resolutionVal,noiseVal)、DRCzoomExec(on/off)、DRCzoom(ratioVal,horizontalVal,verticalVal)に基づいて、DRCボリウム処理、DRCズーム処理が施される。

【0170】

そして、DRC回路124から出力される画像信号は、信号ルータ123の第2の入力端子、第4の出力端子を介して、子画面OSD回路128の第1の入力端子に供給される。この子画面OSD回路128の第2の入力端子には、入力セクタ122で選択された画像信号が供給される。

【0171】

子画面OSD回路128では、システム制御ブロック110から送られてくる、共通コマンドch(1)~ch(12)、in(1)、in(2)、DRCvolExec(on/off)、DRCvol(resolutionVal,noiseVal)、DRCzoomExec(on/off)、DRCzoom(ratioVal,horizontalVal,verticalVal)に基づいて、出力画像信号を得る処理、その出力画像信号に種々の表示をする表示信号を合成する処理等が行われる。

【0172】

この子画面OSD回路128で得られる出力画像信号は、コネクタ103（図1参照）に出力画像信号として出力される。この出力画像信号は、例えばCRT(Cathode-Ray Tube)で構成されるディスプレイに供給される。

【0173】

次に、上述した基本構成（第1の構成）に、デジタル地上波チューナ126を追加した第2の構成について説明する。デジタル地上波チューナ126は、スロット104bに挿入される。

【0174】

図10は、第2の構成の接続状態を示している。この場合、システム制御ブロック110は、電源投入時に、入力セクタ122、信号ルータ123、子画面OSD回路128の他、U/Vチューナ121、DRC回路124から共通コマンドを取得し、また入力セクタ122、信号ルータ123、子画面OSD回路128、U/Vチューナ121、DRC回路124およびデジタル地上波チューナ126から基板IDを取得し、第2の構成にあることを認識する。

【0175】

そして、システム制御ブロック110は、この第2の構成を意味する共通コマンドInitializeConnect(2)を、制御バス111に送出する。これにより、信号ルータ123は、第1の入力端子が第1の出力端子に接続され、第2の入力端子が第4の出力端子に接続された第1の状態となる。また、子画面OSD回路128は、第2の構成である旨を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。

【0176】

また、システム制御ブロック110は、信号ルータ123に係る共通コマンドを除く、全種類の共通コマンドの初期値を制御バス111に送出する。これにより、入力セクタ122、子画面OSD回路128、U/Vチューナ121およびDRC回路124は、初期状態となり、画像信号処理装置100としての動作が開始される。この場合の動作は、入力セクタ122で、デジタル地上波チューナ126で得られる画像信号（入力2）の選択も可能となることを除き、上述した第1の構成の動作と同様である。

【0177】

すなわち、デジタル地上波チューナ126で得られる画像信号（入力2）は入力セクタ122に入力される。この入力セクタ122では、システム制御ブロック110から

送られてくる共通コマンドin(1)～in(3)に基づいて、入力1～3のいずれかが選択される。以下の動作は、上述した第1の構成の動作を同じであり、その説明は省略する。

【0178】

次に、上述した基本構成（第1の構成）に、パネル用処理回路125を追加した第3の構成について説明する。パネル用処理回路125は、スロット104dに挿入される。図11は、第3の構成の接続状態を示している。

【0179】

この場合、システム制御ブロック110は、電源投入時に、入力セクタ122、信号ルータ123、子画面OSD回路128の他、U/Vチューナ121、DRC回路124から共通コマンドを取得し、また入力セクタ122、信号ルータ123、子画面OSD回路128、U/Vチューナ121、DRC回路124およびパネル用処理回路125から基板IDを取得し、第3の構成にあることを認識する。

【0180】

そして、システム制御ブロック110は、この第3の構成を意味する共通コマンドInitializeConnect(3)を、制御バス111に送出する。これにより、信号ルータ123は、第1の入力端子が第1の出力端子に接続され、第2の入力端子が第2の出力端子に接続され、第3の入力端子が第4の出力端子に接続される第2の状態となる。これにより、DRC回路124およびパネル用処理回路125が処理系に挿入される。また、子画面OSD回路128は、第3の構成である旨を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。

【0181】

また、システム制御ブロック110は、信号ルータ123に係る共通コマンドを除く、全種類の共通コマンドの初期値を制御バス111に送出する。これにより、入力セクタ122、子画面OSD回路128、U/Vチューナ121およびDRC回路124は、初期状態となり、画像信号処理装置100としての動作が開始される。

【0182】

すなわち、U/Vチューナ121では、U/V用アンテナで受信された放送信号に対して、システム制御ブロック110から送られてくる共通コマンドch(1)～ch(12)のいずれかに基づいて選局処理が施され、所定のチャンネルの画像信号が得られる。

【0183】

このU/Vチューナ121で得られる画像信号（入力1）は入力セクタ122に入力される。また、この入力セクタ122には、コネクタ102a（図1参照）に供給された外部ビデオ入力としての画像信号（入力3）も入力される。この入力セクタ122では、システム制御ブロック110から送られてくる共通コマンドin(1)または共通コマンドin(3)に基づいて、入力1または入力3が選択される。

【0184】

この入力セクタ122で選択された画像信号は、信号ルータ123の第1の入力端子、第1の出力端子を介して、DRC回路124に入力される。このDRC回路124では、入力された画像信号に対して、システム制御ブロック110から送られてくる、共通コマンドDRCvol(resolutionVal,noiseVal)、DRCzoomExec(on/off)、DRCzoom(ratioVal,holizontalVal,verticalVal)に基づいて、DRCボリウム処理、DRCズーム処理が施される。

【0185】

そして、DRC回路124から出力される画像信号は、信号ルータ123の第2の入力端子、第2の出力端子を介して、パネル用処理回路125に供給される。このパネル用処理回路125では、入力画像信号に対して、LCD、PDP等のフラットパネルディスプレイに当該画像信号による画像を表示する際に必要となる処理、例えば輝度調整、色調整、水平、垂直の画素数変換、インタレース方式からプログレッシブ方式への方式変換等の処理が行われる。

【0186】

そして、このパネル用処理回路 1 2 5 から出力される画像信号は、信号ルータ 1 2 3 の第 3 の入力端子、第 4 の出力端子を介して、子画面 OSD 回路 1 2 8 の第 1 の入力端子に供給される。この子画面 OSD 回路 1 2 8 の第 2 の入力端子には、入力セクタ 1 2 2 で選択された画像信号が供給される。この子画面 OSD 回路 1 2 8 では、システム制御ブロック 1 1 0 から送られてくる、共通コマンド ch(1)~ch(12)、in(1)、in(2)、DRCvolExec(on/off)、DRCvol(resolutionVal,noiseVal)、DRCzoomExec(on/off)、DRCzoom(ratioVal,horizontalVal,verticalVal)に基づいて、出力画像信号を得る処理、その出力画像信号に種々の表示をする表示信号を合成する処理等が行われる。

【0 1 8 7】

この子画面 OSD 回路 1 2 8 で得られる出力画像信号は、コネクタ 1 0 3 (図 1 参照) に出力画像信号として出力される。この出力画像信号は、パネル用処理回路 1 2 5 が LCD 用のものであるときは LCD で構成されるディスプレイに供給され、パネル用処理回路 1 2 5 が PDP 用のものであるときは PDP で構成されるディスプレイに供給される。

【0 1 8 8】

次に、上述した基本構成(第 1 の構成)に、パネル用処理回路 1 2 5 およびノイズ除去回路 1 2 7 を追加した第 4 の構成について説明する。パネル用処理回路 1 2 5 はスロット 1 0 4 d に挿入され、ノイズ除去回路 1 2 7 はスロット 1 0 4 e に挿入される。図 1 2 は、第 4 の構成の接続状態を示している。

【0 1 8 9】

この場合、システム制御ブロック 1 1 0 は、電源投入時に、入力セクタ 1 2 2、信号ルータ 1 2 3、子画面 OSD 回路 1 2 8 の他、U/V チューナ 1 2 1、DRC 回路 1 2 4 およびノイズ除去回路 1 2 7 から共通コマンドを取得し、また入力セクタ 1 2 2、信号ルータ 1 2 3、子画面 OSD 回路 1 2 8、U/V チューナ 1 2 1、DRC 回路 1 2 4、パネル用処理回路 1 2 5 およびノイズ除去回路 1 2 7 から基板 ID を取得し、第 4 の構成にあることを認識する。

【0 1 9 0】

そして、システム制御ブロック 1 1 0 は、この第 4 の構成を意味する共通コマンド InitializeConnect(4)を、制御バス 1 1 1 に送出する。これにより、信号ルータ 1 2 3 は、第 1 の入力端子が第 3 の出力端子に接続され、第 4 の入力端子が第 1 の出力端子に接続され、第 2 の入力端子が第 2 の出力端子に接続され、第 3 の入力端子が第 4 の出力端子に接続される第 3 の状態となる。これにより、DRC 回路 1 2 4、パネル用処理回路 1 2 5 およびノイズ除去回路 1 2 7 が処理系に挿入される。また、子画面 OSD 回路 1 2 8 は、第 4 の構成である旨を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。

【0 1 9 1】

また、システム制御ブロック 1 1 0 は、信号ルータ 1 2 3 に係る共通コマンドを除く、全種類の共通コマンドの初期値を制御バス 1 1 1 に送出する。これにより、入力セクタ 1 2 2、子画面 OSD 回路 1 2 8、U/V チューナ 1 2 1、DRC 回路 1 2 4 およびノイズ除去回路 1 2 7 は、初期状態となり、画像信号処理装置 1 0 0 としての動作が開始される。

【0 1 9 2】

すなわち、U/V チューナ 1 2 1 では、U/V 用アンテナで受信された放送信号に対して、システム制御ブロック 1 1 0 から送られてくる共通コマンド ch(1)~ch(12)のいずれかに基づいて選局処理が施され、所定のチャンネルの画像信号が得られる。

【0 1 9 3】

この U/V チューナ 1 2 1 で得られる画像信号(入力 1)は入力セクタ 1 2 2 に入力される。また、この入力セクタ 1 2 2 には、コネクタ 1 0 2 a (図 1 参照)に供給された外部ビデオ入力としての画像信号(入力 3)も入力される。この入力セクタ 1 2 2 では、システム制御ブロック 1 1 0 から送られてくる共通コマンド in(1)または共通コマンド in(3)に基づいて、入力 1 または入力 3 が選択される。

【0194】

この入力セクタ122で選択された画像信号は、信号ルータ123の第1の入力端子、第3の出力端子を介してノイズ除去回路127に供給される。このノイズ除去回路127では、入力された画像信号に対して、システム制御ブロック110から送られてくる、共通コマンドDRCvol(resolutionVal,noiseVal)に基づいて、ノイズを抑圧する処理が行われる。

【0195】

このノイズ除去回路127から出力される画像信号は、信号ルータ123の第4の入力端子、第1の出力端子を介して、DRC回路124に輸入される。このDRC回路124では、入力された画像信号に対して、システム制御ブロック110から送られてくる、共通コマンドDRCvol(resolutionVal,noiseVal)、DRCzoomExec(on/off)、DRCzoom(ratioVal, horizontalVal, verticalVal)に基づいて、DRCボリウム処理、DRCズーム処理が施される。

【0196】

そして、DRC回路124から出力される画像信号は、信号ルータ123の第2の入力端子、第2の出力端子を介して、パネル用処理回路125に供給される。このパネル用処理回路125では、入力画像信号に対して、LCD、PDP等のフラットパネルディスプレイに当該画像信号による画像を表示する際に必要となる処理、例えば輝度調整、色調整、水平、垂直の画素数変換、インタレース方式からプログレッシブ方式への方式変換等の処理が行われる。

【0197】

そして、このパネル用処理回路125から出力される画像信号は、信号ルータ123の第3の入力端子、第4の出力端子を介して、子画面OSD回路128の第1の入力端子に供給される。この子画面OSD回路128の第2の入力端子には、入力セクタ122で選択された画像信号が供給される。この子画面OSD回路128では、システム制御ブロック110から送られてくる、共通コマンドch(1)~ch(12)、in(1),in(2)、DRCvolExec(on/off)、DRCvol(resolutionVal,noiseVal)、DRCzoomExec(on/off)、DRCzoom(ratioVal, horizontalVal, verticalVal)に基づいて、出力画像信号を得る処理、その出力画像信号に種々の表示をする表示信号を合成する処理等が行われる。

【0198】

この子画面OSD回路128で得られる出力画像信号は、コネクタ103(図1参照)に出力画像信号として出力される。この出力画像信号は、パネル用処理回路125がLCD用のものであるときはLCDで構成されるディスプレイに供給され、パネル用処理回路125がPDP用のものであるときはPDPで構成されるディスプレイに供給される。

【0199】

次に、上述した基本構成(第1の構成)に、デジタル地上波チューナ126、パネル用処理回路125およびノイズ除去回路127を追加した第5の構成について説明する。図13は、第5の構成の接続状態を示している。

【0200】

この場合、システム制御ブロック110は、電源投入時に、入力セクタ122、信号ルータ123、子画面OSD回路128の他、U/Vチューナ121、DRC回路124およびノイズ除去回路127から共通コマンドを取得し、また入力セクタ122、信号ルータ123、子画面OSD回路128、U/Vチューナ121、DRC回路124、パネル用処理回路125、ノイズ除去回路127およびデジタル地上波チューナ126から基板IDを取得し、第5の構成にあることを認識する。

【0201】

そして、システム制御ブロック110は、この第5の構成を意味する共通コマンドInitializeConnect(5)を、制御バス111に送出する。これにより、信号ルータ123は、第1の入力端子が第3の出力端子に接続され、第4の入力端子が第1の出力端子に接続され、第2の入力端子が第2の出力端子に接続され、第3の入力端子が第4の出力端子に接続

される第3の状態となる。また、子画面OSD回路128は、第5の構成である旨を表示するための表示信号を生成し、この表示信号が合成された出力画像信号を出力する状態となる。

【0202】

また、システム制御ブロック110は、信号ルータ123に係る共通コマンドを除く、全種類の共通コマンドの初期値を制御バス111に送出する。これにより、入力セクタ122、子画面OSD回路128、U/Vチューナ121、DRC回路124およびノイズ除去回路127は、初期状態となり、画像信号処理装置100としての動作が開始される。この場合の動作は、入力セクタ122で、デジタル地上波チューナ126で得られる画像信号（入力2）の選択も可能となることを除き、上述した第4の構成の動作と同様である。

【0203】

すなわち、デジタル地上波チューナ126で得られる画像信号（入力2）は入力セクタ122に入力される。この入力セクタ122では、システム制御ブロック110から送られてくる共通コマンドin(1)～in(3)に基づいて、入力1～3のいずれかが選択される。以下の動作は、上述した第1の構成の動作を同じであり、その説明は省略する。

【0204】

上述した本実施の形態においては、各機能ブロック120（U/Vチューナ121、入力セクタ122、信号ルータ123、DRC回路124、ノイズ除去回路127、子画面OSD回路128）では、システム制御ブロック110から送られてくる共通コマンドが自己の機能ブロックに係る共通コマンドであるとき、それが機能部120eを制御するための機能ブロック内コマンドに変換されるものである。したがって、本実施の形態においては、各機能ブロック120は、システム制御ブロック110から送られてくる共通コマンドに応じて適応的に動作するものであり、機能ブロック120のバージョンアップによる機能のアップグレードを、システム制御ブロック110からの共通コマンドを変化させることなく容易に行うことができる。

【0205】

すなわち、図14Aは、DRC回路124のバージョンアップ前の構成を示している。このDRC回路124の機能部120eには、解像度軸およびノイズ軸のDRCボリウム処理およびDRCズーム処理を行う単一のDRC部が存在する。このDRC回路124における制御I/F120dのROM120d-2（図14Aには図示せず）には、例えば上述の図5に示すように、DRCの解像度軸、ノイズ軸の調整を意味するDRCvol(resolutionVal, noiseVal)とDRC（解像度軸、ノイズ軸）ボリウム値の代入を意味する機能ブロック内コマンドvolume(resolutionVal, noiseVal)、DRCのズーム処理の切替を意味する共通コマンドDRCzoomExec(on/off)とDRCズーム初期値の代入を意味する機能ブロック内コマンドzoom(InitRatio/1, InitHol/0, InitVer/0)、またDRCのズーム率、ズーム中心位置の調整を意味する共通コマンドDRCzoom(ratioVal, horizontalVal, verticalVal)とDRCズーム率、ズーム中心位置の代入を意味する機能ブロック内コマンドzoom(ratioVal, horizontalVal, verticalVal)が、それぞれ、対応して記録されている。

【0206】

図14Bは、DRC回路124のバージョンアップ後の構成を示している。このDRC回路124の機能部120eには、ノイズ軸のDRCボリウム処理を行うノイズ用DRC部と、解像度軸のDRCボリウム処理およびDRCズーム処理を行う解像度用DRC部とが存在する。この場合、ノイズ軸および解像度軸のDRCボリウム処理が別個のDRC部で行われるものであり、処理性能を上げることができる。

【0207】

このDRC部における制御I/F120dのROM120d-2（図14Bには図示せず）には、図15に示すように、DRCの解像度軸、ノイズ軸の調整を意味するDRCvol(resolutionVal, noiseVal)と、DRC（解像度軸）ボリウム値の代入を意味する機能ブロック内コマンドvolumeResolution(resolutionVal)およびDRC（ノイズ軸）ボリウム値の代

入を意味する機能ブロック内コマンドvolumeNoise(noiseVal)とが、対応して記憶されている。また、このROM120d-2には、DRCのズーム処理の切替を意味する共通コマンドDRCzoomExec(on/off)とDRCズーム初期値の代入を意味する機能ブロック内コマンドzoom(InitRatio/1, InitHol/0, InitVer/0)、DRCのズーム率、ズーム中心位置の調整を意味する共通コマンドDRCzoom(ratioVal, horizontalVal, verticalVal)とDRCズーム率、ズーム中心位置の代入を意味する機能ブロック内コマンドzoom(ratioVal, horizontalVal, verticalVal)が、それぞれ、対応して記録されている。

【0208】

このように、DRC回路124がバージョンアップ後の場合であっても、このDRC回路124に係る共通コマンドを変化させる必要はない。すなわち、ROM120d-2に記憶される、共通コマンドと機能ブロック内コマンドとの対応関係のみを変化させれば済む。したがってこの場合、DRC回路124を図14Aの構成のものからバージョンアップした図14Bの構成のものに交換して機能のアップグレードを図る場合、共通コマンドを変化させることなく容易に行うことができる。

【0209】

なお、上述実施の形態においては、U/Vチューナ121（機能ブロック1）、入力セレクタ122（機能ブロック2）、信号ルータ123（機能ブロック3）、DRC回路124（機能ブロック4）、パネル用処理回路125（機能ブロック5）、デジタル地上波チューナ126（機能ブロック6）、ノイズ除去回路127（機能ブロック7）、子画面OSD回路128（機能ブロック8）等からなる画像信号処理装置100を示したものであるが、機能ブロックの個数および種類はこれに限定されない。スロット数も5個に限定されず、例えば全ての機能ブロックがスロットに挿入される構成としてもよい。

【0210】

また、上述実施の形態においては、システム制御ブロック110は、電源投入時に、処理装置100を構成する機能ブロック120から共通コマンドを取得するものである。しかし、システム制御ブロック110は、この共通コマンドを、ディスク、半導体メモリ等のリムーバブルな記憶媒体をもって、あるいはインターネット等の所定のネットを介して、さらにはデジタル放送等の放送信号から、取得することもできる。

【0211】

また、上述実施の形態においては、この発明を画像信号処理装置100に適用したものであるが、この発明は、画像信号だけでなく、音声信号等のその他の情報信号を処理する装置にも同様に適用できる。

【0212】

また、上述実施の形態において、機能ブロック120は基板を単位としているが、これに限定されるものではない。機能ブロック120としては、LSI (Large Scale Integrated circuit) のチップを単位とすることもでき、またこれら基板、チップからなる装置を単位とすることもできる。

【産業上の利用可能性】

【0213】

この発明は、情報信号を複数の機能ブロックで処理するものにあつて、機能ブロックのバージョンアップによる機能のアップグレードを容易に行い得るものであり、例えば複数の機能ブロックを用いて画像信号にノイズ除去、高画質化等の一連の処理を行う画像信号処理装置等に適用できる。

【図面の簡単な説明】

【0214】

【図1】 実施の形態としての画像信号処理装置の構成を示すブロック図である。

【図2】 機能ブロックの基本構成を示すブロック図である。

【図3】 機能ブロック内の制御インタフェース（制御I/F）の構成を示すブロック図である。

【図4】 システム制御ブロックの機能ブロックに対する制御構造を説明するための図

である。

【図 5】 共通コマンドと機能ブロック内コマンドの対応を示す図である。

【図 6】 システム制御ブロックの制御動作を示すフローチャートである。

【図 7】 ズーム倍率、ズーム位置の変更時における D R C 回路、子画面 O S D 回路の動作を説明するための図である。

【図 8】 D R C ズーム処理がオン状態における画像表示例を示す図である。

【図 9】 画像信号処理装置の基本構成の接続状態を示す図である。

【図 1 0】 基本構成にデジタル地上波チューナを追加した場合の接続状態を示す図である。

【図 1 1】 基本構成にパネル用処理回路を追加した場合の接続状態を示す図である。

【図 1 2】 基本構成にノイズ除去回路およびパネル用処理回路を追加した場合の接続状態を示す図である。

【図 1 3】 基本構成に、複数の機能ブロックを追加した場合の接続状態を示す図である。

【図 1 4】 D R C 回路のバージョンアップ前およびバージョンアップ後の構成を説明するための図である。

【図 1 5】 機能ブロック（D R C 回路）のバージョンアップに伴う機能ブロック内コマンドの変化を示す図である。

【符号の説明】

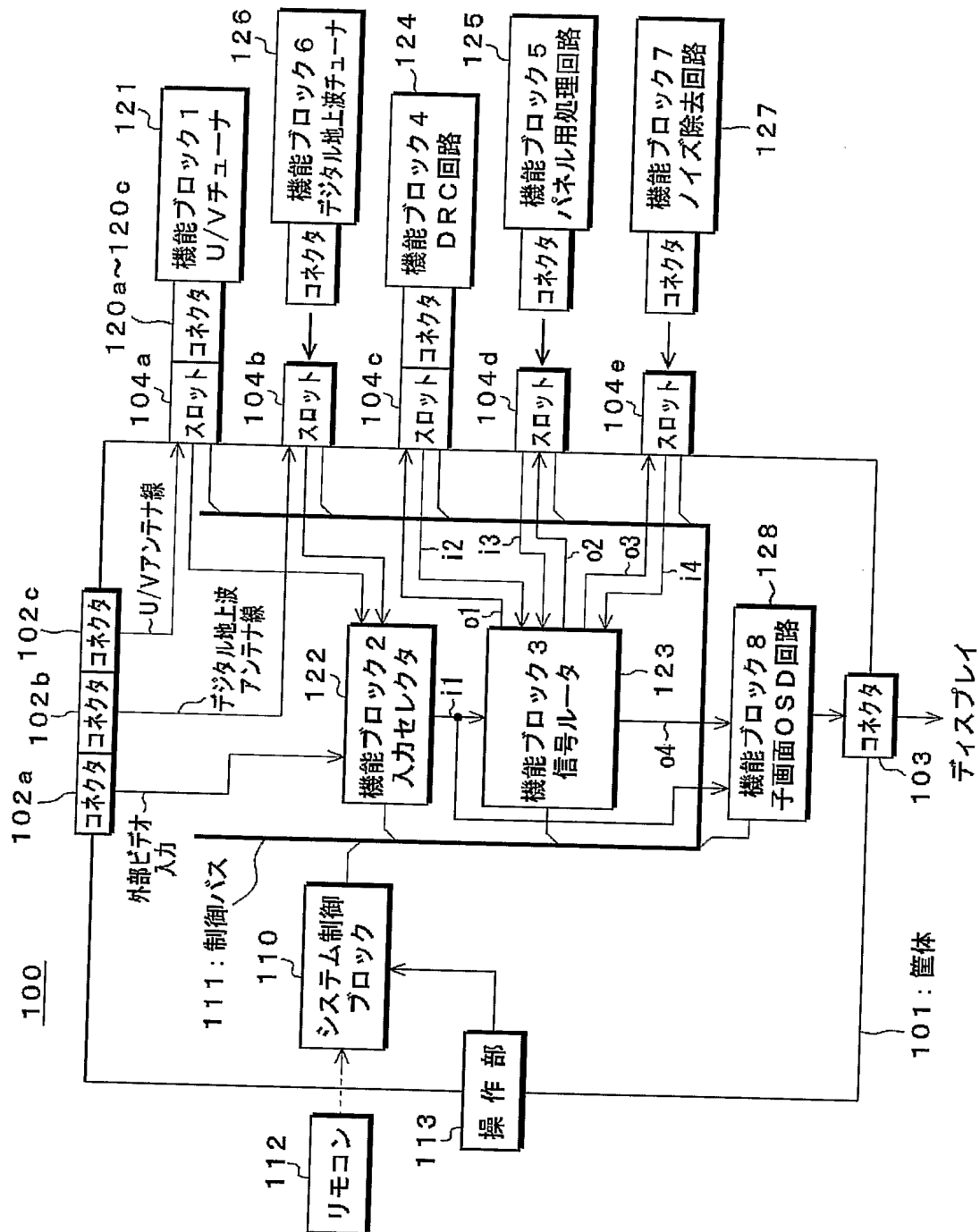
【0 2 1 5】

1 0 0 . . . 画像信号処理装置、1 0 1 . . . 筐体、1 0 2 a ~ 1 0 2 c , 1 0 3 . . .
コネクタ、1 0 4 a ~ 1 0 4 e . . . スロット、1 1 0 . . . システム制御ブロック、
1 1 1 . . . 制御バス、1 1 2 . . . リモコン送信機、1 1 3 . . . 操作部、1 2 0 . . .
機能ブロック、1 2 0 a . . . 制御用コネクタ、1 2 0 b . . . 入力用コネクタ、1 2
0 c . . . 出力用コネクタ、1 2 0 d . . . 制御インタフェース（制御 I / F）、1 2 0
e . . . 機能部、1 2 0 d - 1 . . . 制御ポート、1 2 0 d - 2 . . . R O M、1 2 0 d - 3 .
. . . インタプリタ、1 2 1 . . . U / V チューナ（機能ブロック 1）、1 2 2 . . . 信号
セレクタ（機能ブロック 2）、1 2 3 . . . 信号ルータ（機能ブロック 3）、1 2 4 . . .
D R C 回路（機能ブロック 4）、1 2 5 . . . パネル用処理回路（機能ブロック 5）、
1 2 6 . . . デジタル地上波チューナ（機能ブロック 6）、1 2 7 . . . ノイズ除去回路
（機能ブロック 7）、1 2 8 . . . 子画面 O S D 回路

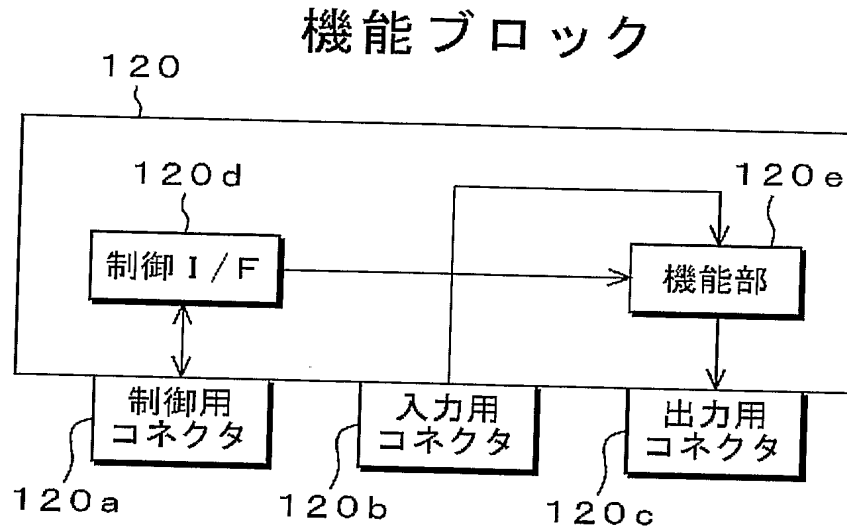
【書類名】 図面

【図 1】

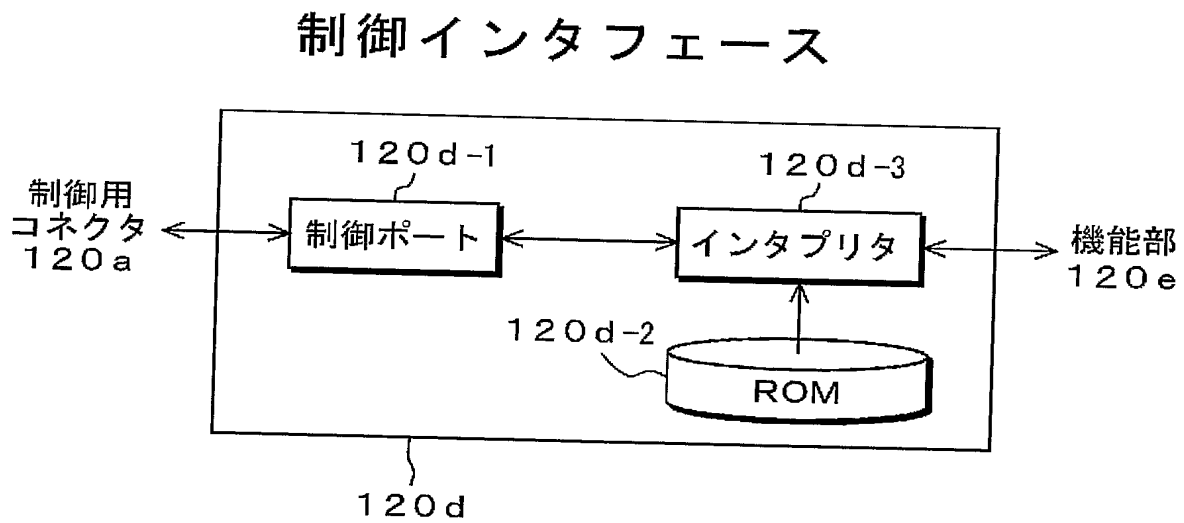
画像信号処理装置



【図 2】

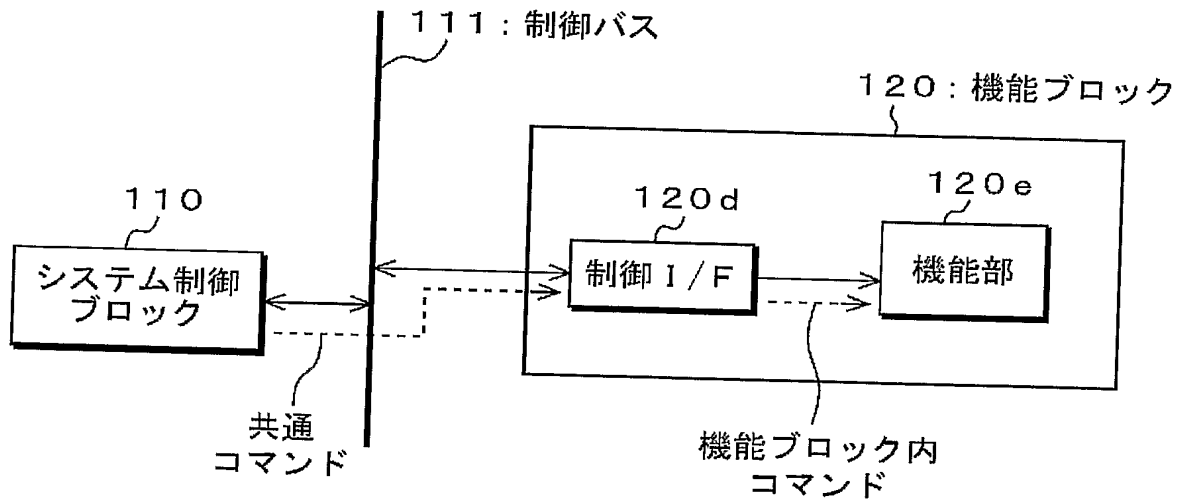


【図 3】



【図 4】

制御構造



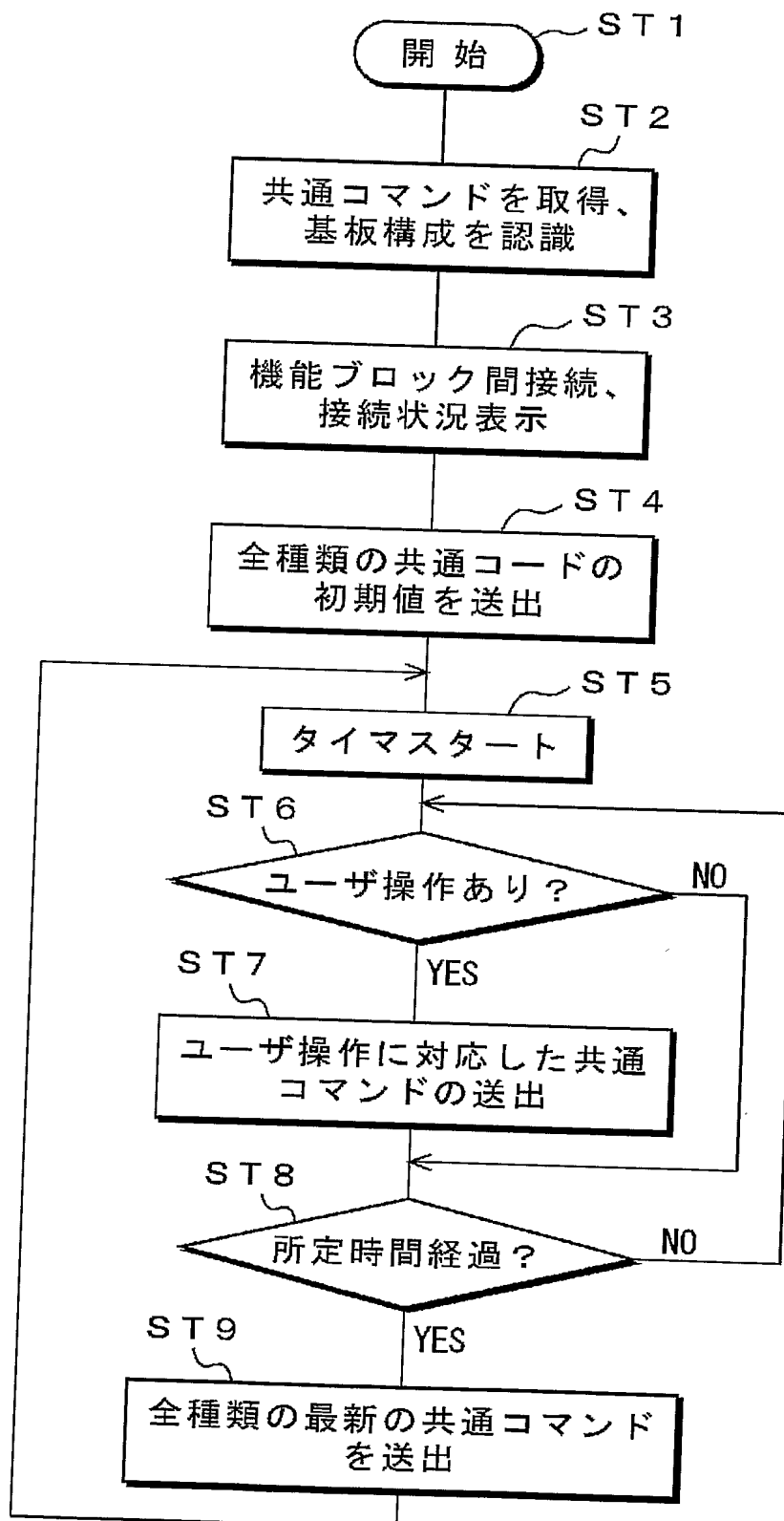
【図5】

共通コマンドと機能ブロック内コマンドの対応

共通コマンド	共通コマンドの意味	初期値	担当機能ブロック	各機能ブロック内コマンド	各機能ブロック内コマンドの意味
ch(1)~ch(12)	チャンネル番号 1~12	ラストメモリ	1:U/Vチューナ	ch(1~12)	チャンネル切替
in(1)~in(3)	1:UHF/VHF 2:デジタル 地上波、3:ビデオ	ラストメモリ	8:子画面OSD	writeInputVch(1~12)	チャンネル表示
DRGvoIExec (on/off)	DRCボリウム 処理切替	DRGvoIExec (on)	2:入力セレクタ	in(1~3)	入力切替
DRGvoI (resolutionVal, noiseVal)	DRC解像度軸、 ノイズ補正	ラストメモリ	8:子画面OSD	writeInput(1~3)	入力表示
DRGzoomExec (on/off)	DRCズーム処理 切替	DRGzoomExec (off)	8:子画面OSD	writeProcessVol (on/off)	DRCボリウム処理表示
DRGzoom (ratioVal, horizontalVal, verticalVal)	DRCズーム率、 位置調整	DRGzoom (InitRatio, InitHol, InitVer)	7:ノイズ除去	displayInput (in1/in2)	子画面入力源切替
InitializeConnect (1/2/3/4/5)	機能ブロック間接続 1~5		4:DRC	displaySize (in1, size1)/displaySize (in2, size1)	画像サイズ
			8:子画面OSD	volume (resolutionVal, noiseVal)	DRC(解像度軸、ノイズ軸) ボリウム値代入
				writeProcessDRGvol (resolutionVal, noiseVal)	DRCボリウム値表示
				noiseSuppress (noiseVal)	ノイズ抑圧値の代入
				zoom (InitRatio/1, InitHol/0, InitVer/0)	DRCズーム初期値代入
				writeProcessZoom (on/off)	DRCズーム処理表示
				displayInput (in1, in2/in1 or in2)	子画面入力源切替
				displaySize (in1, size1), displaySize (in2, size0, 25) /displaySize (in1 or in2, size1)	画像サイズ
				writeZoomFrame (InitRatio, InitHol, InitVer/off)	子画面上にズーム枠表示
				writeProcessDRGzoom (InitRatio, InitHol, InitVer /off)	DRCズーム率、位置の 初期値を表示
			4:DRC	zoom (ratioVal, horizontalVal, verticalVal)	DRCズーム値代入
			8:子画面OSD	writeZoomFrame (ratioVal, horizontalVal , verticalVal)	子画面上にズーム枠表示
				writeProcessDRGzoom (ratioVal, horizontalVal , verticalVal)	DRCズーム率、位置表示
			3:信号ルータ	route (1/2/3)	処理基板間接続切替
			8:子画面OSD	writeRoute (1/2/3/4/5)	接続状況表示

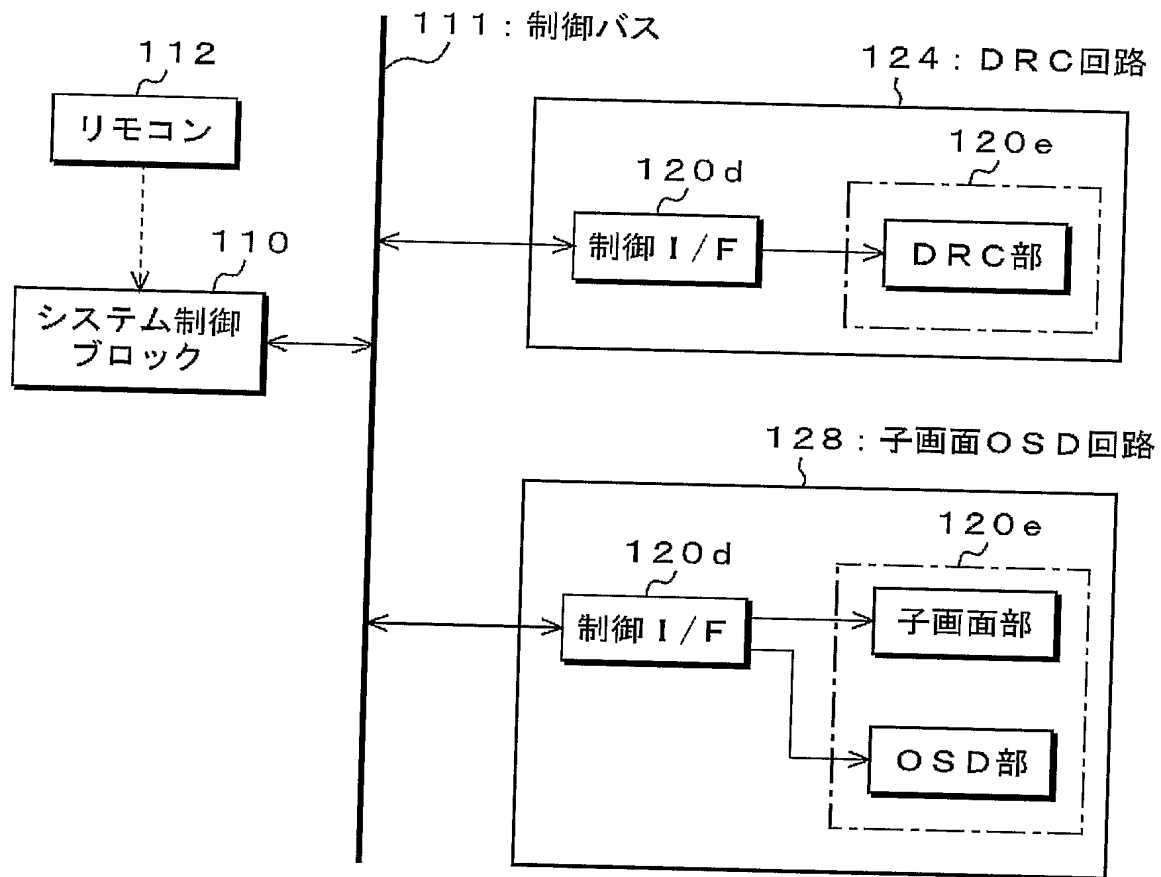
【図 6】

システム制御ブロックの制御動作



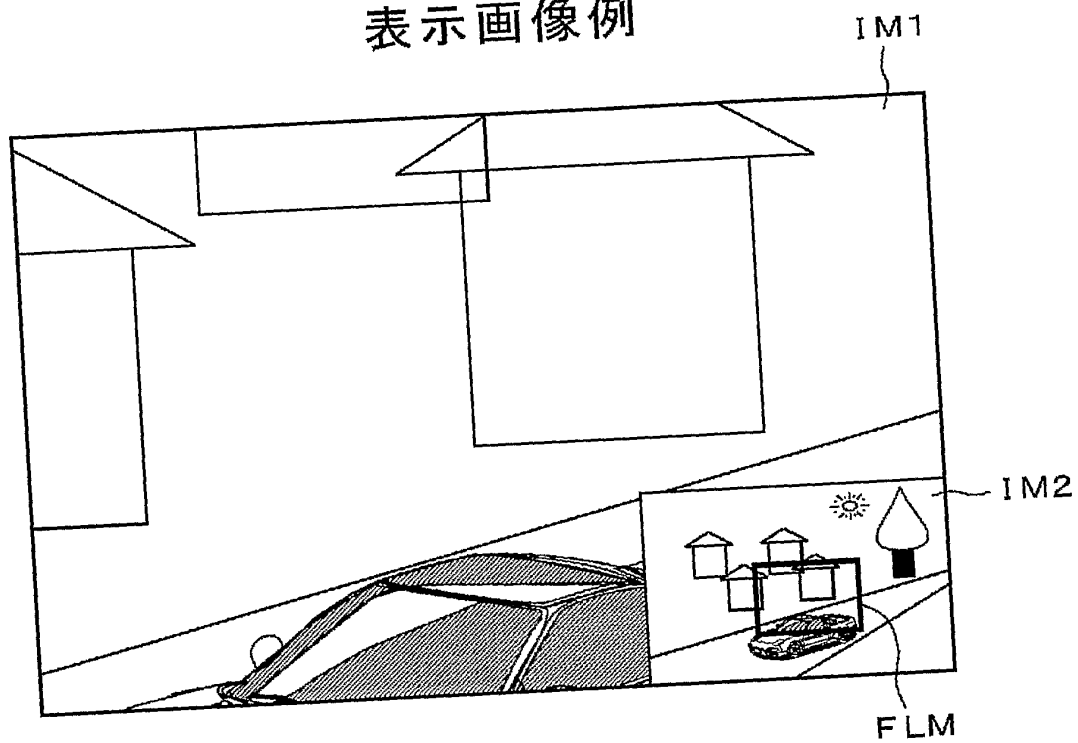
【図 7】

ズーム倍率、ズーム位置の変更時



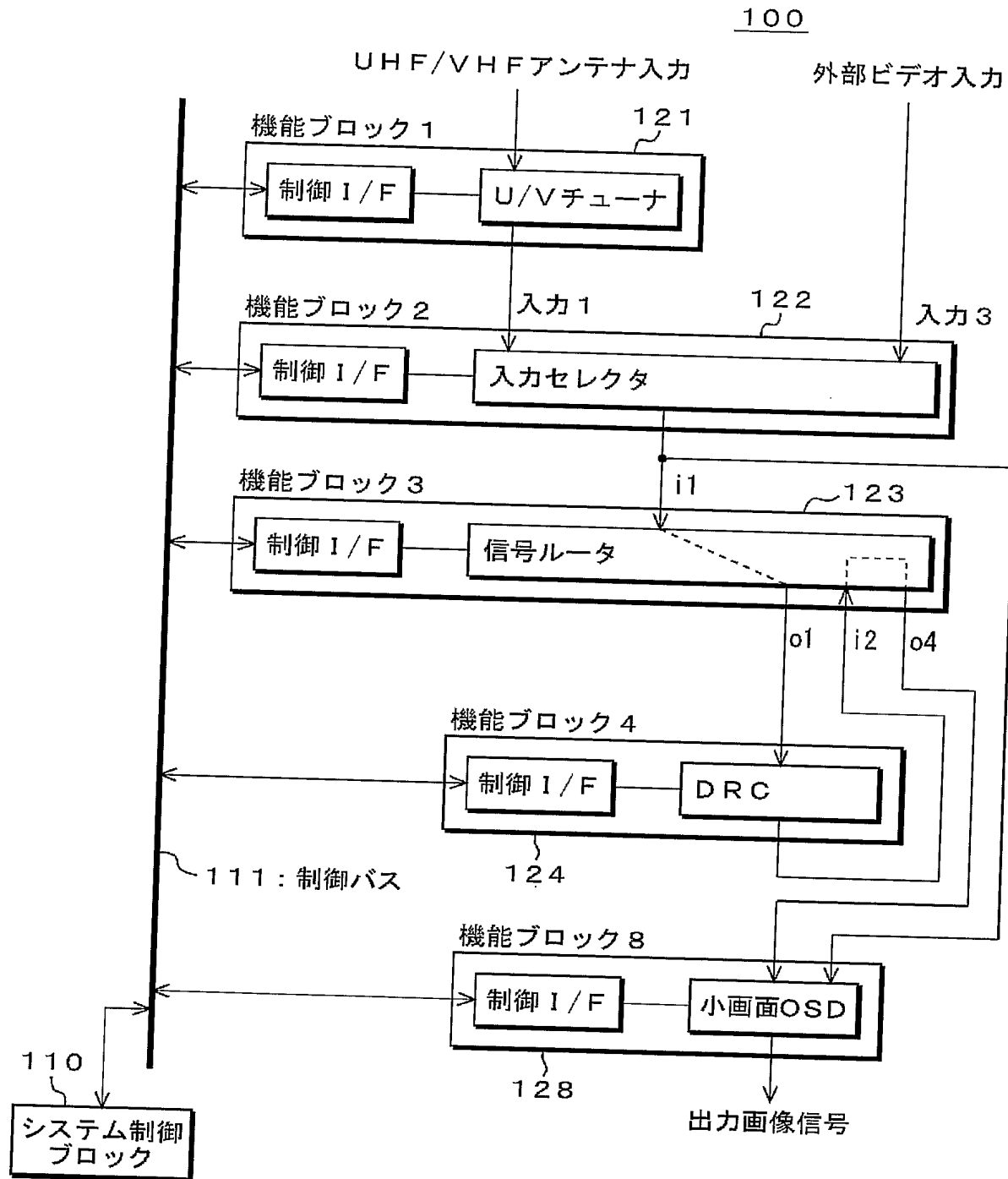
【図 8】

表示画像例



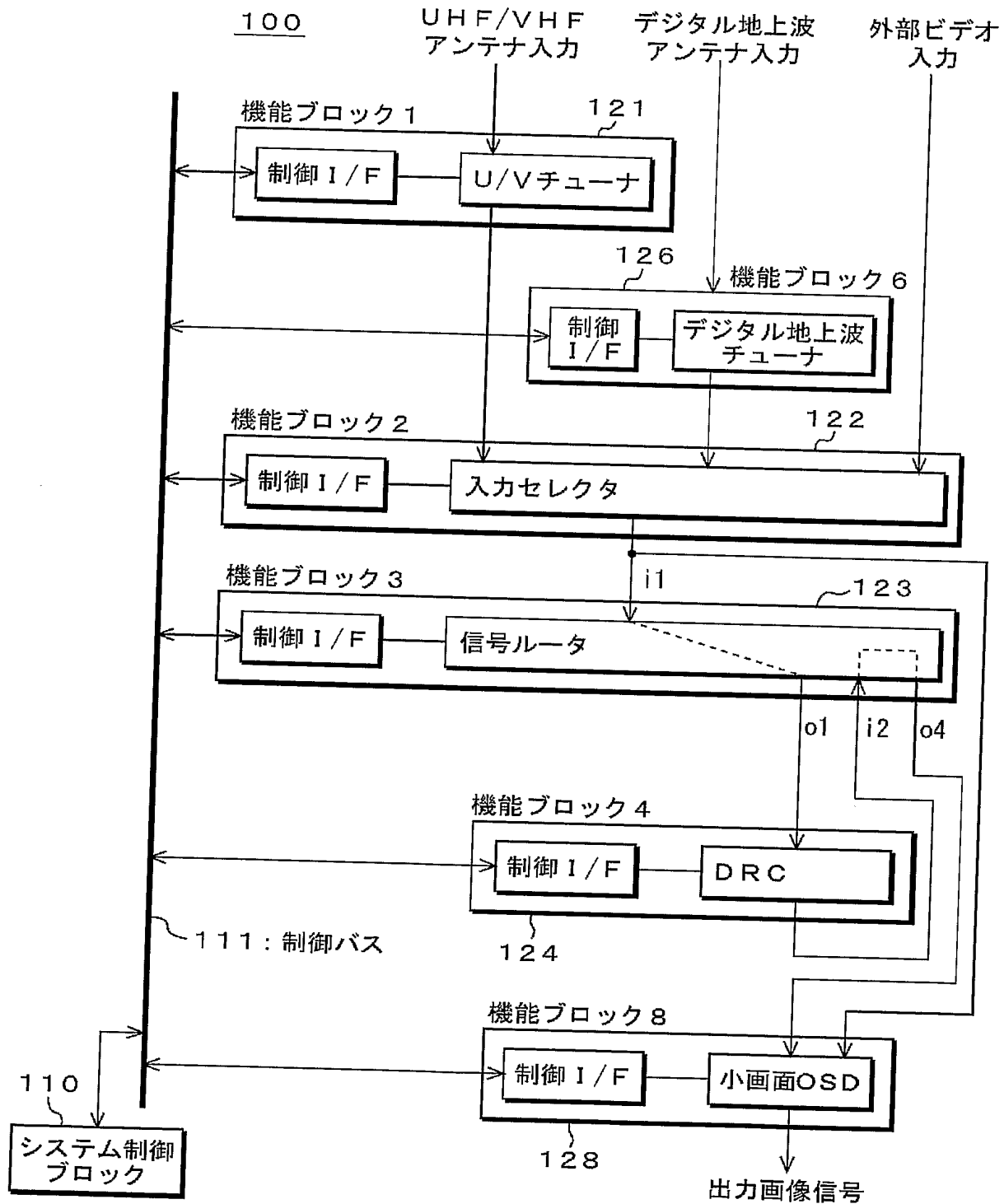
【図 9】

基本構成



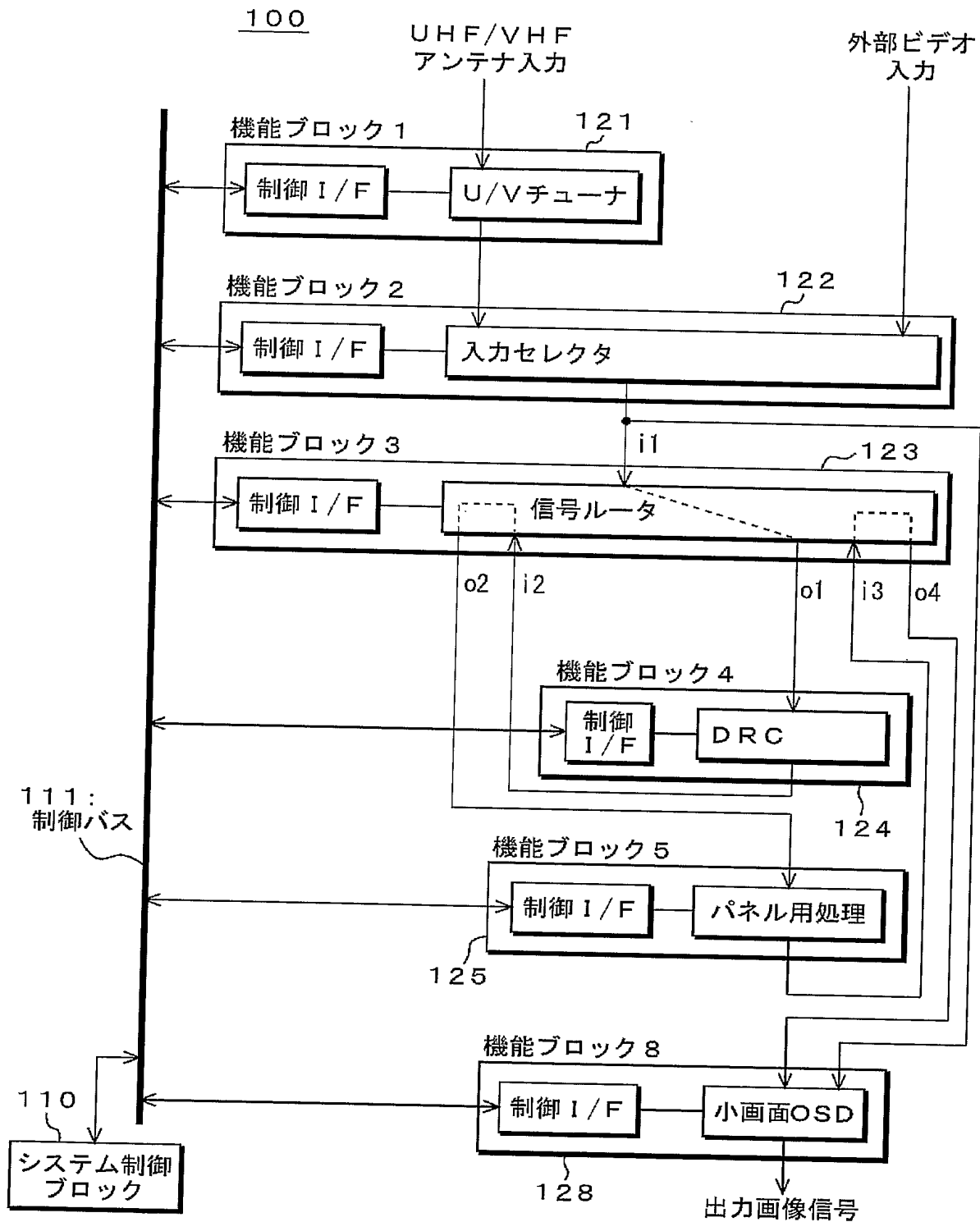
【図 10】

デジタル地上波チューナの追加



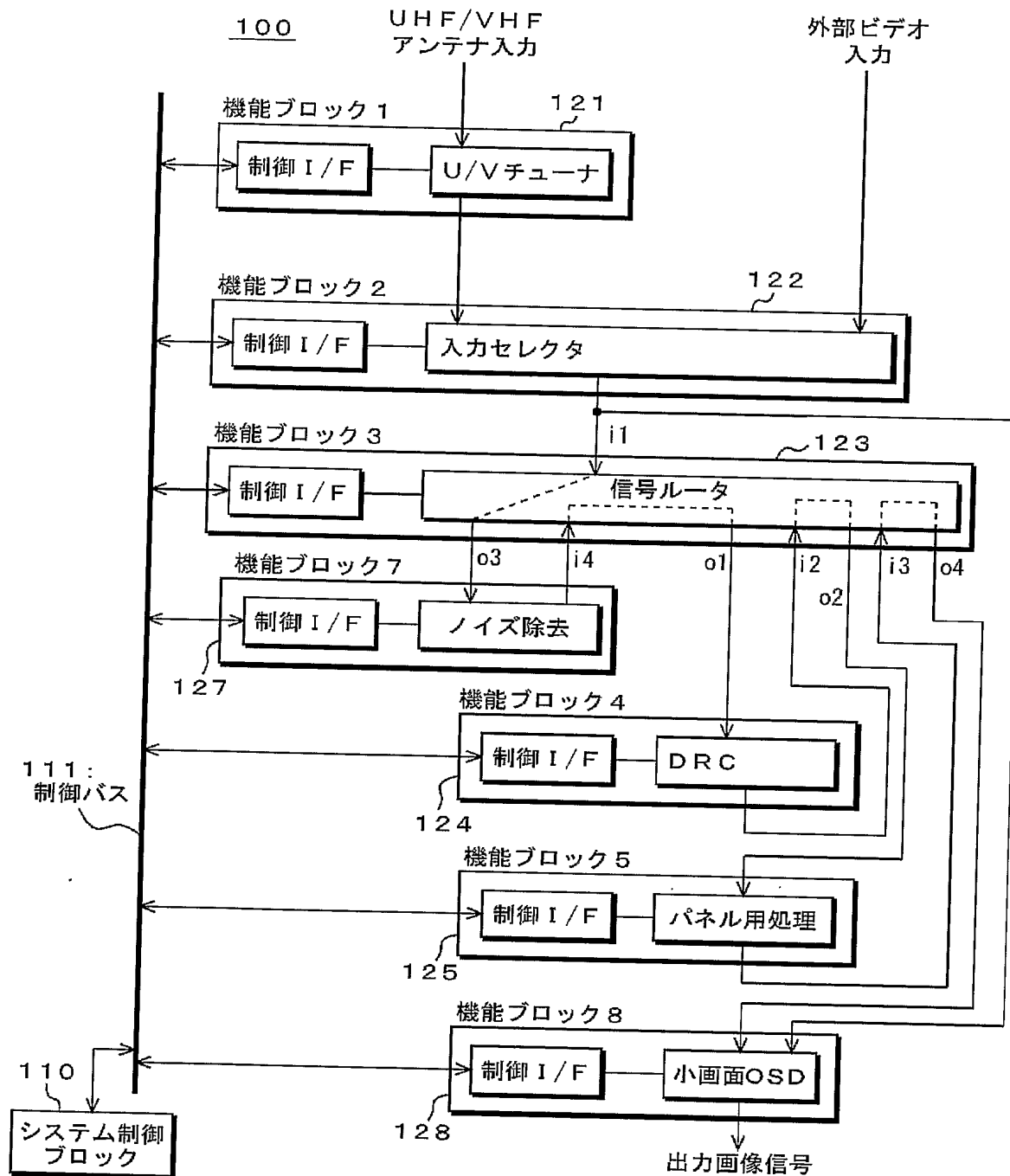
【図 11】

パネル用処理回路の追加



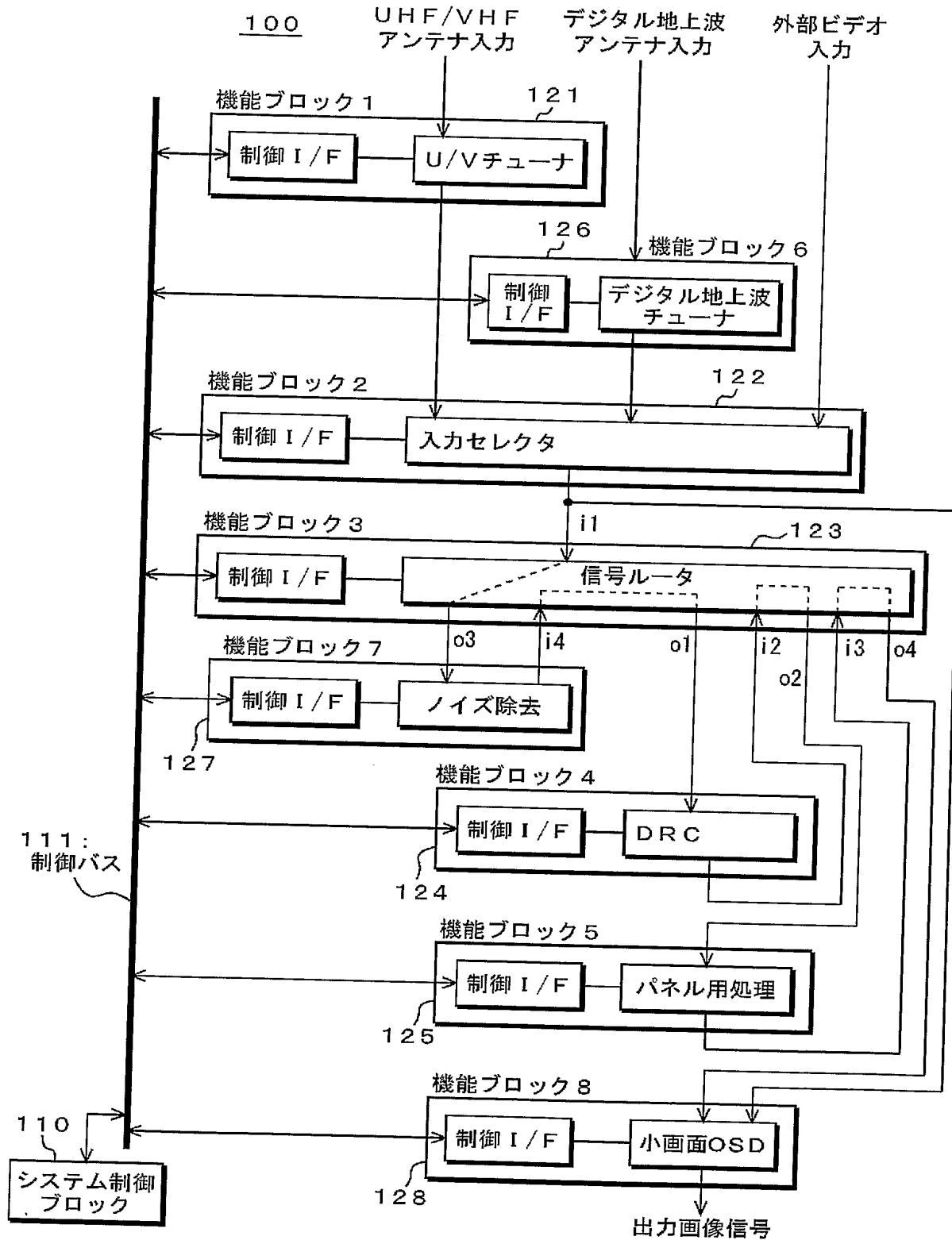
【図12】

パネル用処理回路、ノイズ除去回路の追加



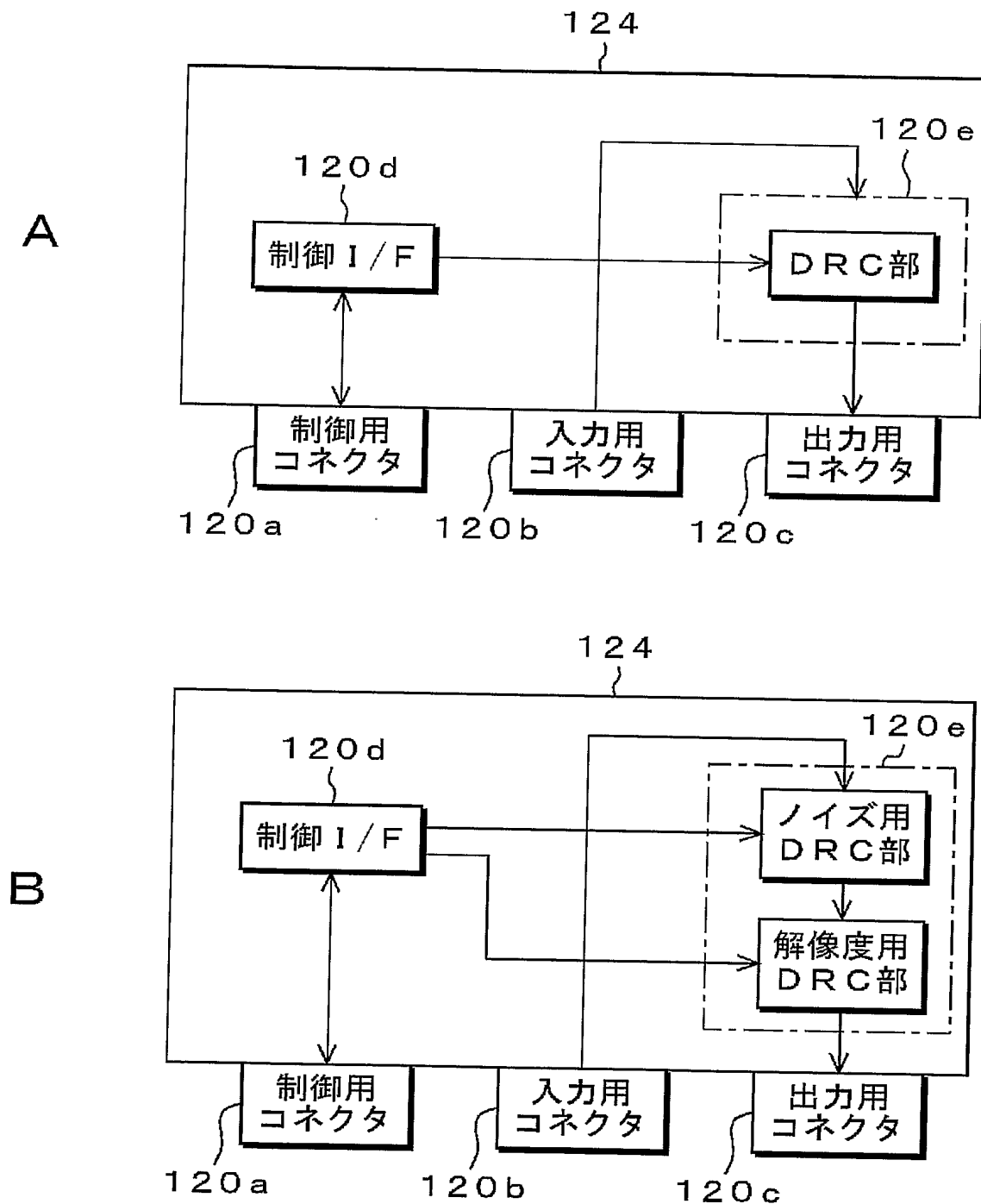
【図13】

複数の機能ブロックの追加



【図 14】

DRC 回路



【図 15】

機能ブロックのバージョンアップに伴う機能ブロック内コマンドの変化

共通コマンド	共通コマンドの意味	初期値	担当機能ブロック	各機能ブロック内コマンド	各機能ブロック内コマンドの意味
DRCvol (resolutionVal, noiseVal)	DRC 解像度軸、ノイズ軸調整	ラストメモリ	4: DRC (バージョンアップ)	volumeResolution (resolutionVal) volumeNoise (noiseVal)	DRC (解像度軸) ボリューム値代入 DRC (ノイズ軸) ボリューム値代入
DRCzoomExec (on/off)	DRCズーム処理切替	DRCzoomExec (off)	4: DRC (バージョンアップ)	zoom (InitRatio/1, InitHo/0, InitVer/0)	DRCズーム初期値代入
DRCzoom (ratioVal, horizontalVal, verticalVal)	DRCズーム率、位置調整	DRCzoom (InitRatio, InitHo, InitVer)	4: DRC (バージョンアップ)	zoom (ratioVal, horizontalVal, verticalVal)	DRCズーム値代入

【書類名】要約書

【要約】

【課題】 情報信号に対して複数の機能ブロックを用いて一連の処理を行うものにおいて、機能ブロックのバージョンアップによる機能のアップグレードを容易に行い得るようにする。

【解決手段】 制御ブロック 110 は、機能ブロック 120 に、制御バス 111 を介して、共通コマンドを送る。機能ブロック 120 の制御 I/F 120 は、送られてくる共通コマンドが自己の機能ブロックに係る共通コマンドであるときは、この共通コマンドを機能ブロック内コマンドに変換し、その機能ブロック内コマンドを機能部 120e に供給する。これにより、機能ブロック 120 を、制御ブロック 110 から送られてくる共通コマンドに応じて、適応的に動作させることができる。そのため、所定の機能ブロックをバージョンアップして機能のアップグレードを図る場合に、制御ブロックからの共通コマンドを変化させる必要はなく、容易に行い得る。

【選択図】 図 4

特願 2004-089982

ページ: 1/E

出願人履歴情報

識別番号

[000002185]

1. 変更年月日

1990年 8月30日

[変更理由]

新規登録

住所

東京都品川区北品川6丁目7番35号

氏名

ソニー株式会社